

Digitaltechnik

Klausur Wintersemester 13/14



Institut für Technik der Informationsverarbeitung – ITIV

Prof. Dr.-Ing. Dr. h. c. Jürgen Becker

Digitaltechnik

Datum:
Name:
Matrikel-Nr.:
ID:
Hörsaal:

MUSTERLÖSUNG

Sitzplatznummer.:

Hinweise zur Klausur

Hilfsmittel

Als Hilfsmittel zur Prüfung sind vier Seiten vorgegebene und ein DIN A4 Blatt selbst geschriebene Formelsammlung zugelassen. Nicht erlaubt hingegen sind die Verwendung eines Taschenrechners, zusätzliche Unterlagen und jegliche Kommunikation mit anderen Personen.

Prüfungsdauer

Die Prüfungsdauer beträgt für die Klausur 120 Minuten.

Prüfungsunterlagen

Die Prüfungsunterlagen bestehen aus insgesamt 28 Seiten Aufgabenblättern (einschließlich diesem Titelblatt und zusätzlicher Lösungsblätter). Weiterhin sind 4 zusätzliche Seiten Formelsammlung enthalten.

Bitte prüfen Sie vor der Bearbeitung der Aufgaben auf jeder Seite oben Ihren Namen sowie ihre Matrikelnummer.

Auf jedes zusätzliche Lösungsblatt ist neben dem Namen auch die Aufgabennummer mit einzutragen. Vermeiden Sie das Beschreiben der Rückseiten.

Am Ende der Prüfung sind die 28 Seiten Aufgaben- und Lösungsblätter und alle verwendeten zusätzlichen Lösungsblätter abzugeben.

Verwenden Sie zum Bearbeiten der Aufgaben lediglich dokumentenechte Schreibgeräte – keinen Bleistift sowie Rotstifte!

Prüfungsaufgaben

Wenn nicht anders vorgegeben ist zu jeder Aufgabe ein detaillierter Rechenweg anzugeben. Lösungen ohne Rechenweg können trotz richtigem Ergebnis zu Punktabzug führen.

Aufgabe 1	Fehlererkennung und -korrektur	2	15	~%
Aufgabe 2	Mengen, Relationen und Graphen	5	16	~%
Aufgabe 3	Boolesche Algebra und Schaltnetze	8	14	~%
Aufgabe 4	Zahlensysteme und Codierung	12	15	~%
Aufgabe 5	Minimierung Boolescher Funktionen	15	15	~%
Aufgabe 6	Optimale Codes	18	16	~%
Aufgabe 7	Automaten	22	15	~%
Aufgabe 8	CMOS	25	16	~%
			Σ 122	

Aufgabe 1 Fehlererkennung und -korrektur**15****Aufgabe 1.1 Codes für Fehlererkennung und -korrektur**

- A) Welche Fehler können mit Codes der Hammingdistanz $HD=4$ erkannt und welche korrigiert werden? 1

Es können 3-Bit-Fehler erkannt und 1-Bit-Fehler korrigiert werden

- B) Nennen Sie je einen Vor- und Nachteil der einfachen Paritätsprüfung gegenüber der zyklischen Redundanzprüfung 1

Vorteil: Einfacher zu implementieren

Nachteil: Paritätsprüfung versagt bei Mehr-Bit-Fehlern

- C) Welchen Vorteil hat Scrambling bei der Blocksicherung? 1

Es können Bündelfehler erkannt und ggf. korrigiert werden

- D) Gehen Sie davon aus, dass bei einer störanfälligen Übertragung zwei aufeinanderfolgende 1-Bit-Fehler mindestens einen Abstand von 4 Bit besitzen. Ab welcher Nachrichtenlänge in bytes (Nutzdaten) lohnt sich eine CRC-Prüfung mit Polynomgrad 16 gegenüber einer Paritätsprüfung, wenn es auf möglichst kurzen Übertragungszeiten ankommt? Begründen Sie Ihre Antwort! 2

Anzahl Prüfbits Parität: $Nachrichtenlänge * 8 / 4$

Anzahl Prüfbits CRC-16: 16

Es muss gelten: $Nachrichtenlänge * 8 / 4 > 16$

Daraus folgt: Ab $Nachrichtenlänge > 16 / 8 * 4 = 8$ Datenbytes lohnt sich die

CRC-Prüfung gegenüber der Paritätsprüfung, also ab 9 bytes

Aufgabe 1.2 Blocksicherung

Bei einer Datenübertragung wird der Bitstrom 011101000110000 empfangen. Über die Codierung wissen Sie lediglich, dass Blocksicherung mit doppelter Quersummenergänzung verwendet wurde und die Übertragung fehlerfrei ist.

4

A) Geben Sie die Nutzdatenwörter aus dem empfangenen Bitstrom in der richtigen Reihenfolge an. Begründen Sie Ihre Antwort!

Hinweis: Leiten Sie aus den o.g. Angaben die Blockstruktur ab.

Es werden 15 Bit Übertragen. Demnach gibt es genau zwei Möglichkeiten, wie der Block in Zeilen und Spalten zusammengesetzt sein könnte – i) 3x5 oder ii) 5x3, d.h.:

i) 01110	oder ii)	011
10001		101
10000		000
		110
		000

In i) gibt es einen Paritätsfehler, während ii) fehlerfrei ist. Demnach wird das Schema aus ii) verwendet und die Nutzdaten sind dann:

01, 10, 00, 11

B) Angenommen, Sie wenden auf die oben genannte Übertragung ein Scrambling an, wie lautet dann der resultierende modifizierte Bitstrom?

1

010101001011000

Aufgabe 1.3 Zyklische Codes

A) Welche Hammingdistanz hat der Gray Code?

1

Gray Code ist ein einschrittiger Code, daher HD=1

B) Welchen Vorteil hat der Gray Code beim asynchronen Auslesen von Messwerten?

1

Erfolgt das Auslesen genau beim Übergang zwischen zwei Messwerten, so beträgt der Fehler höchstens eine Messwertstufe, da nur ein Bit auf der Kippe steht

C) Konstruieren Sie einen minimalen zyklischen Gray Code, der sich für einen 16-stufigen Drehgeber eignet.

3

Stufe	Code	Stufe	Code
1	0000	9	1100
2	0001	10	1101
3	0011	11	1111
4	0010	12	1110
5	0110	13	1010
6	0111	14	1011
7	0101	15	1001
8	0100	16	1000

Tabelle 1-1: Gray Code eines 16-stufigen Drehgebers

Aufgabe 2 Mengen, Relationen und Graphen

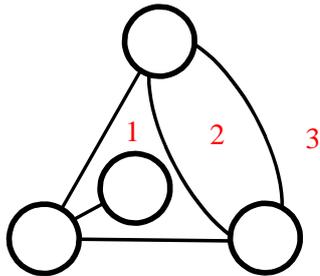
16

Aufgabe 2.1 Graphen

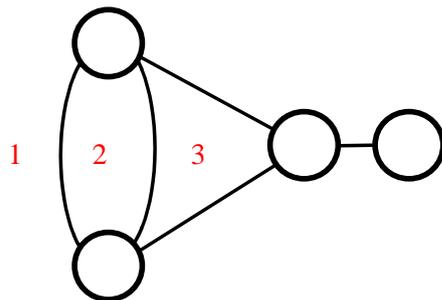
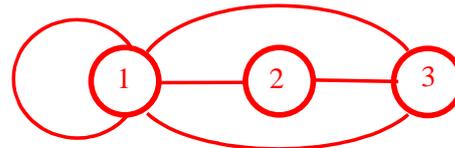
Gegeben sind zwei ungerichtete Graphen.

- A) Zeichnen Sie den zu Graph 1 und zu Graph 2 zugehörigen dualen Graphen. Kennzeichnen Sie dabei die überführten Knoten eindeutig.

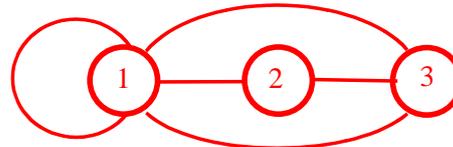
2



Graph 1



Graph 2



- B) Welche Beziehung besteht zwischen den beiden von Ihnen im Aufgabenteil A) erstellten Graphen?

1

Die beiden Graphen sind zueinander isomorph

Aufgabe 2.2 Mengen

- A) Geben Sie die mathematische Definition für die folgenden Eigenschaften einer Relation auf der Menge M an. 4

Reflexivität:

$$x \alpha x, \forall x \in M$$

Symmetrie:

$$\text{aus } x \alpha y \text{ folgt } y \alpha x, \forall x, y \in M$$

Antisymmetrie:

$$\text{aus } x \alpha y \text{ und } y \alpha x \text{ folgt } x = y, \forall x, y \in M$$

Transitivität:

$$\text{aus } x \alpha y \text{ und } y \alpha z \text{ folgt } x \alpha z, \forall x, y, z \in M$$

- B) Geben Sie an, welche der oben genannten Eigenschaften einer Relation auf die einzelnen Aussagen zutreffen 3

„ist kleiner oder gleich“

reflexiv, antisymmetrisch, transitiv

„Gleichheit“

reflexiv, symmetrisch, antisymmetrisch, transitiv

„ist ganzzahlig Vielfaches von“

reflexiv, antisymmetrisch, transitiv

Aufgabe 2.3 Mengen

Gegeben sind die folgenden Mengen:

$$A = \{1, 3, 5, 7, 9\}$$

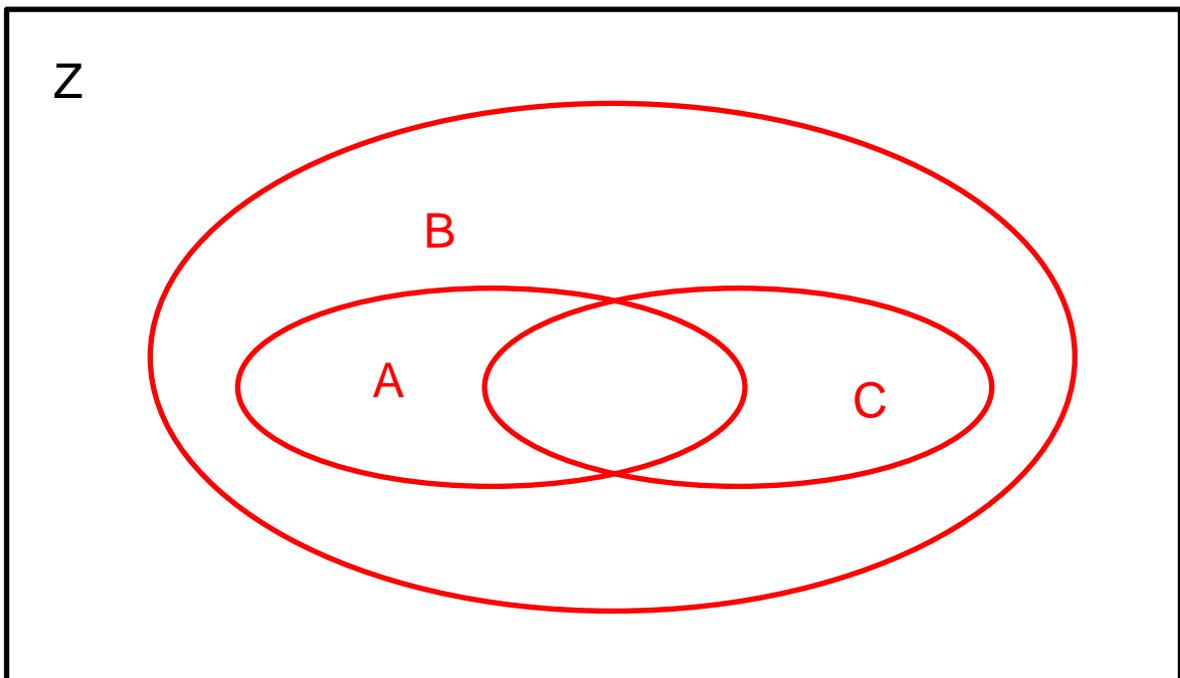
$$B = \{1, 2, 3, 4, 5, 6, 7, 8, 9, 0\}$$

$$C = \{2, 3, 4, 5\}$$

Z = Menge der ganzen Zahlen

A) Veranschaulichen Sie die vier genannten Mengen in einem Diagramm. .

3



B) Bestimmen Sie folgende Mengen und Größen:

3

$$P(A \cap C) = \{ \{ \}, \{3\}, \{5\}, \{3,5\} \}$$

$$|A \times B \times C| = 200$$

$$(A \cap C) \times C = \{ (3,2), (3,3), (3,4), (3,5), (5,2), (5,3), (5,4), (5,5) \}$$

Aufgabe 3 Boolesche Algebra und Schaltnetze

Aufgabe 3.1 Schaltnetze

Gegeben ist das Schaltnetz aus Abbildung 3-1, welches mithilfe einer Relaisschaltung aufgebaut wurde. (Y bezieht sich in dieser Abbildung auf den Ausgang der Logik.)

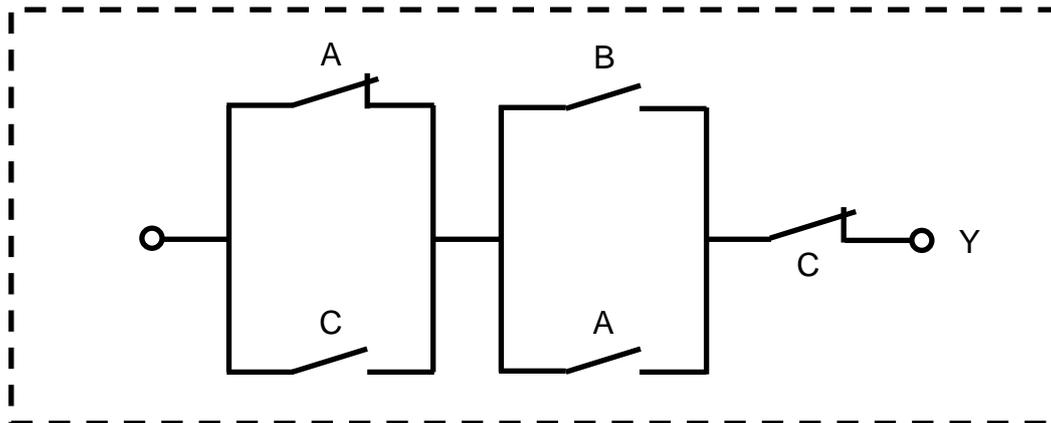


Abbildung 3-1: Boolesche Relaisschaltung

- A) Bestimmen Sie die Boolesche-Gleichung für das Netzwerk aus Abbildung 3-1.

1

$$Y = (\neg A \vee C) \& (B \vee A) \& \neg C$$

Füllen Sie die nachfolgende Wahrheitstabelle (Tabelle 3-1: Wahrheitstabelle der Funktion Y

2

- B)) gemäß Abbildung 3-1 aus.

A	B	C	Y
1	1	1	0
1	1	0	0
1	0	1	0
1	0	0	0
0	1	1	0
0	1	0	1
0	0	1	0
0	0	0	0

Tabelle 3-1: Wahrheitstabelle der Funktion Y

Aufgabe 3.2 Disjunktive Normalform

Gegeben sei die folgende boolesche Gleichung:

$$y_1 = a \wedge (b \vee c)$$

- A) Geben Sie y_1 in disjunktive Normalform (DNF) an. Der Lösungsweg muss nachvollziehbar sein. 3

$$y_1 = a \wedge (b \vee c) = ab \vee ac$$

$$y_1 = ab(c \vee \bar{c}) \vee ac(b \vee \bar{b})$$

$$y_1 = abc \vee ab\bar{c} \vee a\bar{b}c \vee a\bar{b}\bar{c}$$

$$y_1 = abc \vee ab\bar{c} \vee a\bar{b}c$$

Aufgabe 3.3 Entwicklungssatz

Geben sei folgende boolesche Funktion:

$$y = f(d, c, b, a) = (\overline{a \vee b}) \vee (b\bar{c}d) \vee (\overline{a \vee d}) \vee \overline{a\bar{b}c\bar{d}}$$

- A) Die gegebene Schaltfunktion $y = f(d, c, b, a)$ soll mit Hilfe von 2:1 Multiplexern realisiert werden. Entwickeln Sie dazu die Schaltfunktionen mit Hilfe des Entwicklungssatzes. Entwickeln Sie in der Reihenfolge a, b, c . Geben Sie sämtliche Teilergebnisse in der Form $f(d, c, b, a)$ an! 4

$$f(d, c, b, a) = \overline{a\bar{b}} \vee b\bar{c}d \vee a\bar{d} \vee \overline{a\bar{b}c\bar{d}}$$

Entwicklung nach a :

$$f(d, c, b, 0) = \bar{b} \vee b\bar{c}d \vee \bar{b}\bar{c}\bar{d} \qquad f(d, c, b, 1) = b\bar{c}d \vee \bar{d}$$

Entwicklung nach b :

$$f(d, c, 0, 0) = 1 \qquad f(d, c, 0, 1) = \bar{d}$$

$$f(d, c, 1, 0) = \bar{c}d \qquad f(d, c, 1, 1) = \bar{c}d \vee \bar{d}$$

Entwicklung nach c :

$$f(d, 0, 1, 0) = d \qquad f(d, 0, 1, 1) = d \vee \bar{d} = 1$$

$$f(d, 1, 1, 0) = 0 \qquad f(d, 1, 1, 1) = \bar{d}$$

Alternativer Lösungsweg:

Entwicklung nach a :

$$f(d, c, b, a) = a[b\bar{c}d \vee \bar{d}] \vee \bar{a}[\bar{b} \vee b\bar{c}d \vee \bar{b}\bar{c}\bar{d}]$$

Entwicklung nach b:

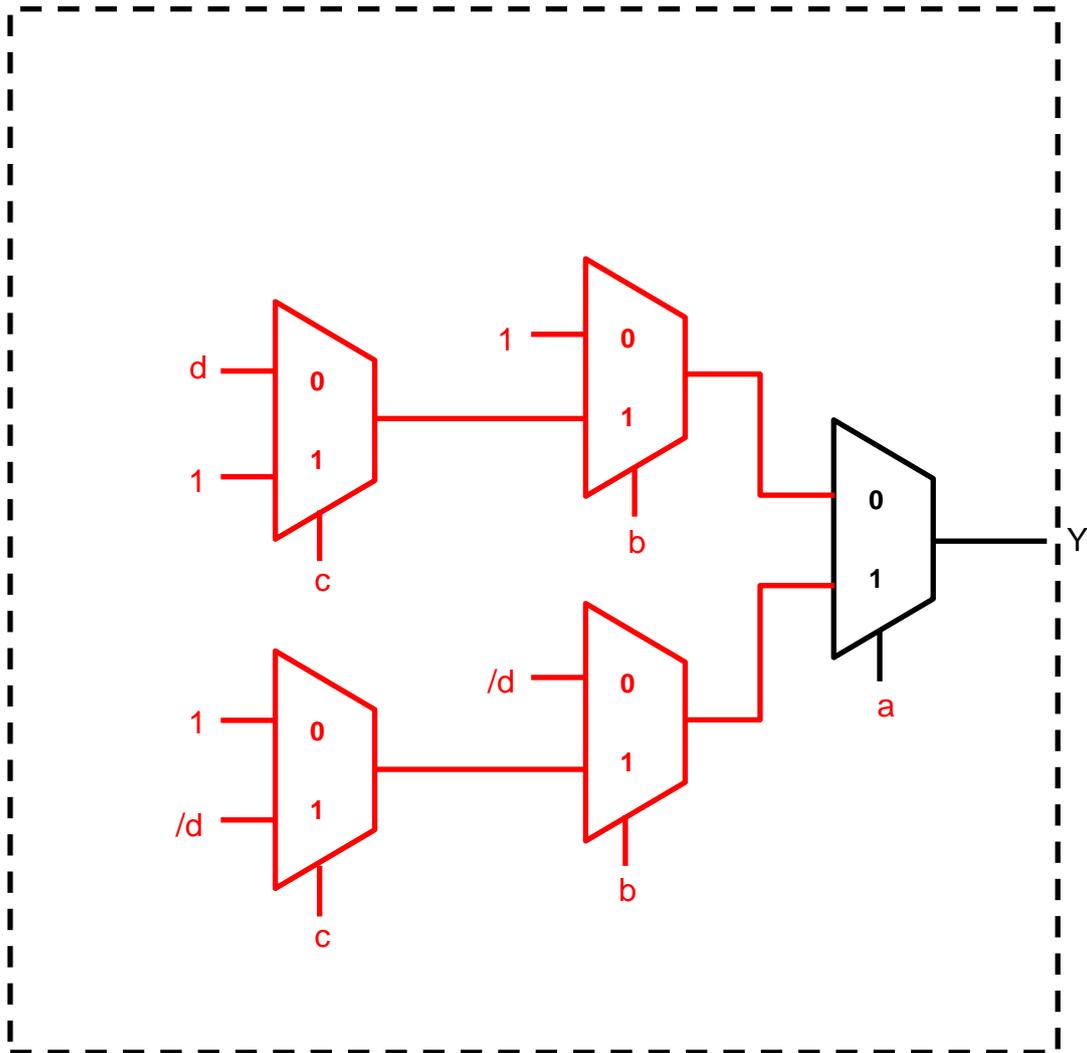
$$f(d, c, b, a) = a[b\{\bar{c}d \vee \bar{d}\} \vee \bar{b}\{\bar{d}\}] \vee \bar{a}[b\{\bar{c}d\} \vee \bar{b}\{1\}]$$

Entwicklung nach c:

$$f(d, c, b, a) = a[b\{c(\bar{d}) \vee \bar{c}(1)\} \vee \bar{b}\{\bar{d}\}] \vee \bar{a}[b\{c(0) \vee \bar{c}(d)\} \vee \bar{b}\{1\}]$$

- B) Zeichnen Sie das dreistufige Multiplexerschaltnetz aus Aufgabe 3.3 A) in minimaler Form. Verwenden Sie nur 2:1 Multiplexer.

4



Aufgabe 4 Zahlensysteme und Codierung

Aufgabe 4.1 Gleitkommazahlen

Gegeben ist ein 16-bit Gleitkommaformat bei dem sich eine Dezimalzahl Z aus folgender Gleichung ergibt:

$$Z = (-1)^V * 2^{E-31} * (1,M)$$

- A) Wandeln sie die im Dezimalsystem gegebene Zahl $82,375_D$ in eine Gleitkommazahl nach obigem Format um. Hierbei stehen 1 Bit für das Vorzeichen, 6 Bit für den Exponent und 9 Bit für die Mantisse zur Verfügung. Geben sie alle für die Berechnung nötigen Schritte an und markieren sie in ihrem Ergebnis (Binärdarstellung) Vorzeichen, Exponent und Mantisse.

4

$$82,375_D = 1010010,011_B$$

$$\text{Normierung der Mantisse: } 1010010,011_B = 1,010010011_B * 2^6$$

$$\text{Mantisse ohne führende Eins: } M = 010010011_B$$

$$\text{Exponent: } 6 \rightarrow E = 31 + 6 = 37 = 100101$$

$$\text{Vorzeichen: Zahl Positiv } \rightarrow V = 0$$

$$\text{Binärdarstellung: } 0\ 100101\ 010010011$$

Aufgabe 4.2 Multiplikation im Dualsystem

- A) Berechnen sie $1011001_2 \times 101_2$. Führen sie die komplette Rechnung im Dualsystem, ohne Umrechnung in das Dezimalsystem durch und geben sie alle nötigen Rechenschritte an.

2

			1	0	1	1	0	0	1	
			1	0	1	1	0	0	1	1
		0	0	0	0	0	0	0		0
	1	0	1	1	0	0	1			1
=	1	1	0	1	1	1	1	0	1	

Aufgabe 4.3 Konvertierung

- A) Wandeln sie die im Dezimalsystem gegebene Zahl 219_D in das Ternärsystem (Zahlensystem mit der Basis 3) um. Geben Sie alle Rechenschritte an.

1

$$219_D / 3 = 73 \text{ R } 0$$

$$73 / 3 = 24 \text{ R } 1$$

$$24 / 3 = 8 \text{ R } 0$$

$$8 / 3 = 2 \text{ R } 2$$

$$2 / 3 = 0 \text{ R } 2$$

$$\rightarrow 219_D = 22010_3$$

- B) Wandeln sie die im Ternärsystem gegebene Zahl 1210102_3 in eine Zahl im Zahlensystem mit der Basis 9 um. Stellen Sie Ihren Rechenweg nachvollziehbar dar.

2

Einfache Umrechnung, da 9 eine Potenz von 3 ist. Zusammenfassen von jeweils zwei Stellen:

$$1210102_3 = 1712_9$$

Alternativ: Umrechnung zur Basis 10 \rightarrow dann zur Basis 9

- C) Nennen sie einen Vorteil des Hexadezimalsystems gegenüber dem Binärsystem

1

-Bessere Lesbarkeit für den Menschen

-Kürzere Zahlenwörter

- D) Warum ist die Umrechnung zwischen dem Dualsystem und dem Hexadezimalsystem sehr einfach? Begründen Sie ihre Antwort.

1

-Die Basis 16 ist eine Potenz der Basis 2. Es können daher jeweils 4 Ziffern im Dualsystem zu einer Ziffer im Hexadezimalsystem umgewandelt werden.

Aufgabe 4.4 Zweierkomplement

- A) Berechnen sie $112_D - 263_D$. Führen sie die Rechnung komplett im binären Zahlensystem anhand des Zweierkomplements durch. Stellen sie ihren Lösungsweg inklusive aller notwendigen Schritte ausführlich dar. Geben sie anschließend das Ergebnis im dezimalen Zahlensystem an.

4

Konvertierung:

$$112_D = 0001110000_B$$

$$263_D = 0100000111_B$$

Zweierkomplement von -263_D :

$$1011111000_B + 1_B = 1011111001_B$$

Addieren des Zweierkomplements

$$\begin{array}{r} 1011111001 \\ + 0001110000 \\ \hline 1101101001 \end{array}$$

Das Ergebnis ist negativ -> Zweierkomplementbildung:

$$0010010110_B + 1_B = 10010111_B = 151_D \rightarrow -151_D$$

Aufgabe 5 Minimierung Boolescher Funktionen

Aufgabe 5.1 Minimierung am Symmetriediagramm

Gegeben sei die Funktion $F(x_1, x_2, x_3, x_4, x_5)$ durch folgendes Symmetriediagramm:

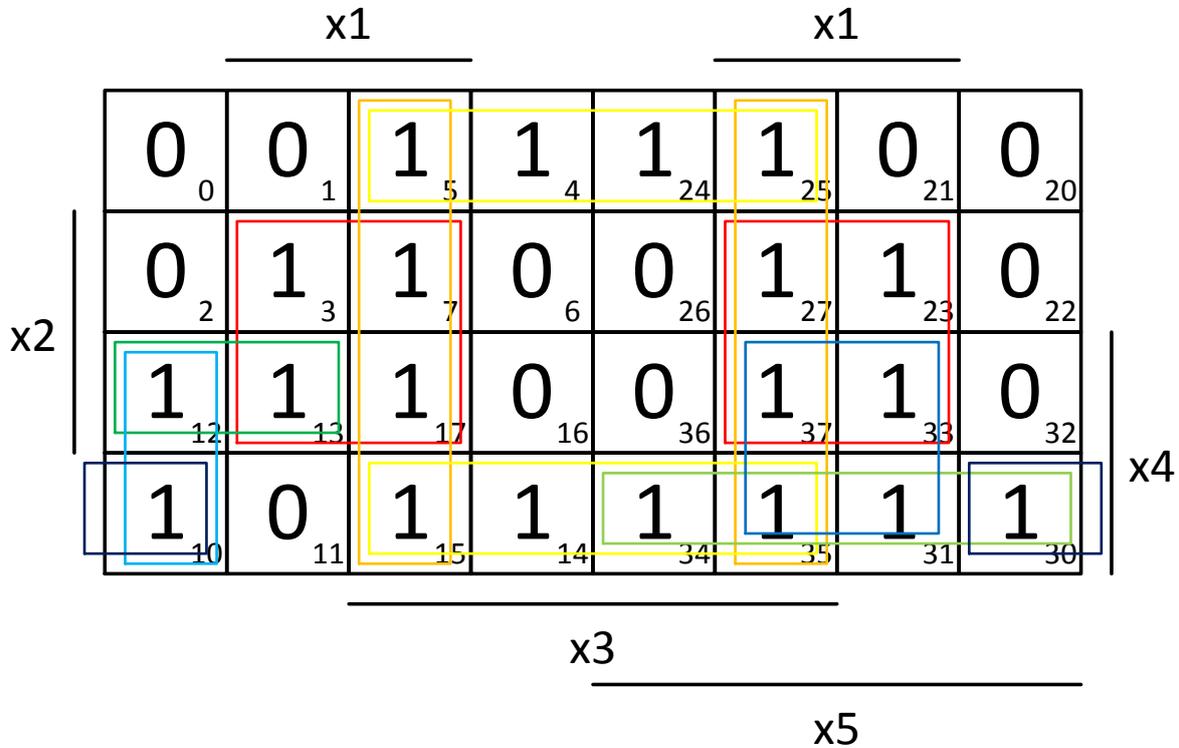


Abbildung 5-1: Symmetriediagramm zur Funktion F

- A) Geben Sie anhand des Symmetriediagramms in Abbildung 5-1 an, ob die Funktion $F(x_1, x_2, x_3, x_4, x_5)$ vollständig definiert ist. Begründen Sie Ihre Antwort.

1

Ja, da keine don't-care Stellen eingetragen sind

- B) Zeichnen Sie alle Primimplikanten im Symmetriediagramm in Abbildung 5-1 ein und geben Sie die Primimplikanten algebraisch an.

5

x_1x_2 $x_1x_4x_5$ $/x_1/x_3x_4/x_5$

x_1x_3 $/x_2x_4x_5$ $x_2/x_3x_4/x_5$

$/x_2x_3$ $/x_1/x_2/x_3x_4$

- C) Bestimmen Sie eine Disjunktive Minimalform der Funktion $F(x_1, x_2, x_3, x_4, x_5)$.

1

$x_1x_2 \vee /x_2x_3 \vee /x_2x_4x_5 \vee /x_1/x_3x_4/x_5$

Aufgabe 5.2 Nelson – Petrick Verfahren

- A) Geben Sie in der in Abbildung 5-2 angegebenen Überdeckungstabelle alle Spaltendominanzen an. Geben Sie hierzu die dominierte Spalte, die dominierende Spalte und die streichbare Spalte an.

1

	E1	E2	E3	E4
a	X			
b		X		X
c	X		X	
d				X
e		X		X

Abbildung 5-2: Überdeckungstabelle für Spaltendominanzen

Dominierende Spalte	E1	E4	
Dominierte Spalte	E3	E2	
Streichbare Spalte	E1	E4	

- B) Geben Sie in der in Abbildung 5-3 angegebenen Überdeckungstabelle alle Zeilendominanzen an. Geben Sie hierzu die dominierte Zeile, die dominierende Zeile und die streichbare Zeile an.

1

	E1	E2	E3	E4
a	X			
b		X	X	
c	X		X	
d				X
e		X		X

Abbildung 5-3: Überdeckungstabelle für Zeilendominanzen

Dominierende Zeile	c	e	
Dominierte Zeile	a	d	
Streichbare Zeile	a	d	

- C) Gegeben Sei die Überdeckungstabelle in Abbildung 5-4. Bestimmen Sie für diese Überdeckungstabelle den Petrick-Ausdruck und minimieren Sie diesen so weit wie möglich. Geben Sie den vollständigen Rechenweg an.

4

	E1	E2	E3	E4	Kosten
a	x				1GE
b	x		x		5GE
c		x			4GE
d			x	x	3GE
e		x		x	6GE

Abbildung 5-4: Überdeckungstabelle für Petrick-Ausdruck

$$(a \vee b)(c \vee e)(b \vee d)(d \vee e)$$

$$= (ac \vee ae \vee bc \vee be)(bd \vee be \vee d \vee de)$$

$$= abcd \vee abce \vee acd \vee acde \vee abde \vee abe \vee ade \vee ade$$

$$\vee bcd \vee bce \vee bcd \vee bcde \vee bde \vee be \vee bde \vee bde$$

$$= acd \vee ade \vee bcd \vee be$$

- D) Bestimmen Sie anhand Ihres Petrick-Ausdrucks und der angegebenen Kosten aus Abbildung 5-4 die Kosten aller möglichen Realisierungen. Kennzeichnen Sie die Kostenminimale Realisierung der Überdeckungstabelle.

2

$$acd = 1GE + 4GE + 3GE = 8GE \quad \leftarrow \text{Kostenminimale Lösung}$$

$$ade = 1GE + 3GE + 6GE = 10GE$$

$$bcd = 5GE + 4GE + 3GE = 12GE$$

$$be = 5GE + 6GE = 11GE$$

Aufgabe 6 Optimale Codes

Aufgabe 6.1 Huffman-Codierung

Die Kinder einer Schulklasse wurden nach ihren Lieblingsfarben gefragt. Die Umfrageergebnisse sollen die Grundlage für eine Klausuraufgabe zu optimalen Codes werden. Dabei sollen die Ergebnisse der Umfrage in komprimierter Form gespeichert werden.

Folgende Farben wurden von den Kindern als Lieblingsfarbe genannt:

Pink Blau Grün Rot Blau Blau Grün Pink Blau Gelb Blau Grau Grün Grün Blau Gelb
Blau Pink Blau Gelb Grün Blau Rot Blau Blau Pink

- A) Geben Sie die Auftrittshäufigkeit und die Auftrittswahrscheinlichkeit der verschiedenen Farben in Tabelle 6-1 an.

2

Farbe	Auftrittshäufigkeit	Auftrittswahrscheinlichkeit
Pink	4 mal	4/26
Blau	11 mal	11/26
Rot	2 mal	2/26
Grau	1 mal	1/26
Gelb	3 mal	3/26
Grün	5 mal	5/26

Tabelle 6-1: Auftrittshäufigkeit und -wahrscheinlichkeit

- B) Welche mittlere Codewortlänge würde sich ergeben, wenn man alle Farben mit gleicher Länge codieren würde?

1

6 Zeichen => $\log_2(6) = 3$ Bit

Um 6 Zeichen zu codieren sind Codewörter mit einer Länge von 3 Bit nötig.

Bei gleicher Länge aller CW entspricht die mittlere CW-Länge der Länge eines CW.

Die folgenden Teilaufgaben sind unabhängig von den vorherigen Teilaufgaben!

- C) Ermitteln Sie eine **Huffman**-Codierung für die unten angegebenen Farben. Die Auftrittshäufigkeiten der Farben sind in Klammern in Abbildung 6-1 (1. Schritt) angegeben. Geben Sie nun die einzelnen Schritte zur Ermittlung der **Huffman**-Codierung in der unten stehenden Abbildung 6-1 an. Kennzeichnen Sie dabei eindeutig, welche Knoten in welchem Schritt zusammengefasst werden. *Die explizite Angabe der Farben ist nicht nötig.*

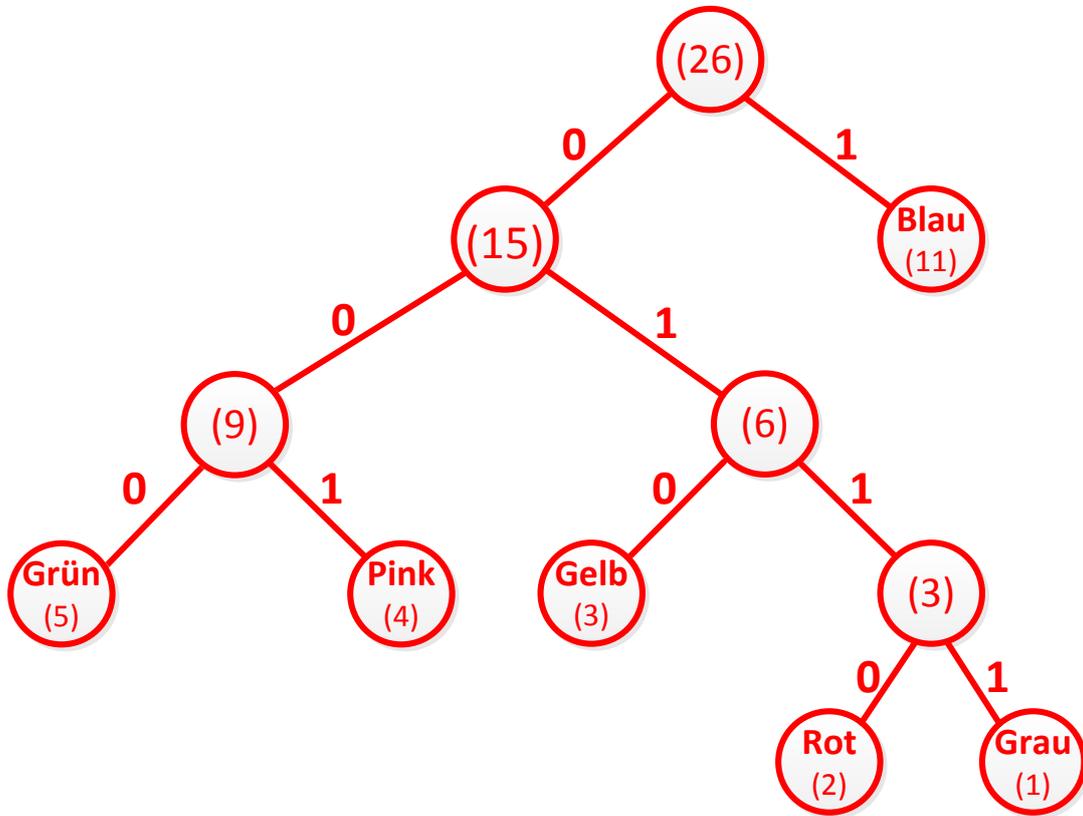
5



Abbildung 6-1: Schrittweise Huffman-Codierung

- D) Zeichnen Sie nun den **Huffman-Codierbaum** entsprechend Ihres Ergebnisses aus Aufgabe C). Tragen Sie dabei in alle Blätter des Baumes die entsprechende Farbe ein. Ordnen Sie außerdem allen Ästen eine sinnvolle Kodierung zu.

2



- E) Geben Sie nun entsprechend Ihres Codierbaumes die daraus entstehende Codewörter an.

1

Ermitteln Sie eine **Shannon-Fano**-Codierung für die unten angegebenen Farben. Die Auftrittshäufigkeiten der Farben sind in den Klammern in Abbildung 6-2 (1. Schritt) angegeben. Geben Sie nun die einzelnen Schritte zur Ermittlung der **Shannon-Fano**-Codierung in der unten stehenden Abbildung 6-2 an. Kennzeichnen Sie dabei eindeutig, wie die Knotenmengen in jedem Schritt unterteilt werden. *Die explizite Angabe von Codewörtern ist nicht nötig.*

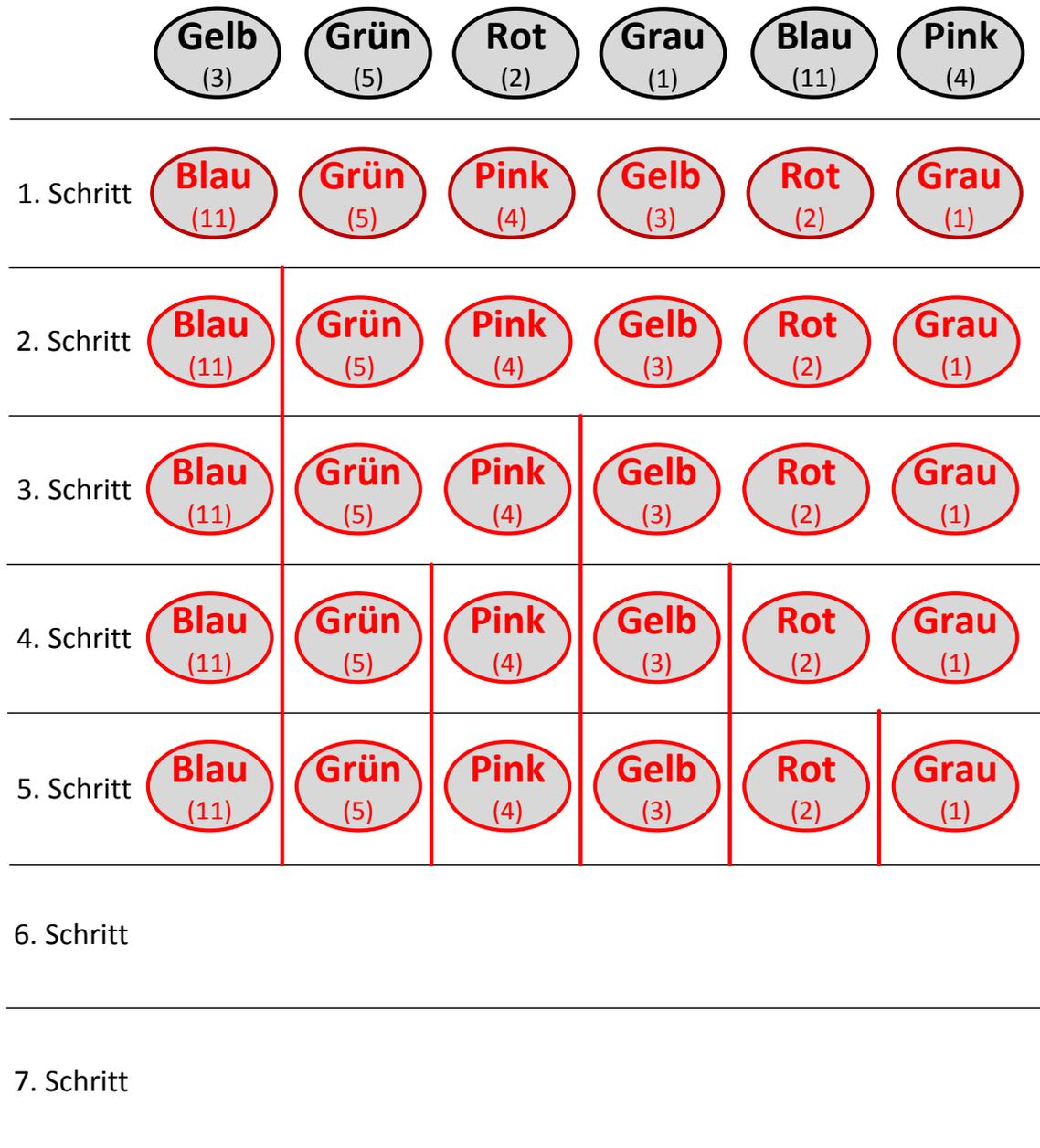


Abbildung 6-2: Schrittweise Shannon-Fano Codierung

Aufgabe 7 Automaten

Aufgabe 7.1 Automatenanalyse

Gegeben sei folgendes Ablaufdiagramm von Automaten in Abbildung 7-1

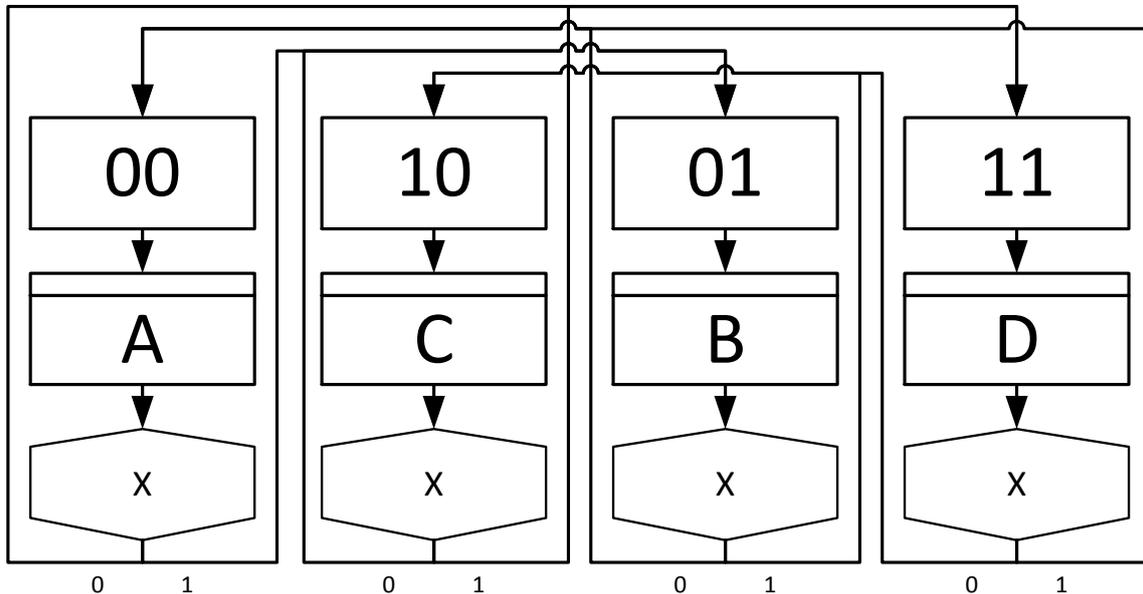


Abbildung 7-1: Ablaufdiagramm

- A) Geben Sie den Automatentyp des Automaten an, der in Abbildung 7-1 dargestellt ist. Begründen Sie Ihre Aussage. 1

Mealy Automat. Die Ausgabe hängt vom Zustand und von der Eingabe ab.

- B) Welche Funktion wird durch den Automaten in Abbildung 7-1 realisiert? 1

Der Automat stellt einen Zähler da.

- C) Welche Aufgabe übernimmt die Eingabe X des Automaten aus Abbildung 7-1. 1

X bestimmt die Zählrichtung, vorwärts oder rückwärts.

Aufgabe 7.2 Automatenentwurf

An einer Kreuzung soll eine neue Fußgängerampel aufgebaut werden. Das besondere an dieser Ampel soll sein, dass ein Fußgänger die Möglichkeit haben soll die Grünphase zu verlängern. Dazu muss während einer bestehenden Grünphase die Anforderungstaste (a) gedrückt werden.

Dadurch ergeben sich die folgenden Ampelphasen: Rot (R), RotGelb (RG), Gelb (Ge), GrünLang (GL), Grün (Gr). Um das Ende einer Phase zu erkennen besitzt die Ampel einen Timer (t), der jeweils angibt, wann eine Phase zu ende ist. Sobald der Timer abgelaufen ist, wechselt die Ampel in die nächste Phase. Um eine Grünphase zu verlängern, muss dies also vor dem Ablauf des Timers geschehen.

Dazu gelten folgende Codierungen:

R = 000, RG = 001, Ge = 010, Gr = 011, GL = 100

a = 1 bedeutet, dass seine Fußgänger den Anforderungsknopf gedrückt hat.

t = 1 bedeutet dass die Zeit einer Phase abgelaufen ist und in die nächste Ampelphase übergegangen wird.

A) Vervollständigen Sie die Ablauftabelle des Automaten indem Sie die Notwendigen Eingaben und die Folgezustände eintragen.

5

Hinweis: Sie müssen don't-care Stellen verwenden um die Tabelle korrekt auszufüllen.

Q(t)			Eingabe		Q(t+1)			T-FlipFlops		
q2(t)	q1(t)	q0(t)	a	t	q2(t+1)	q1(t+q)	q0(t+1)	T2	T1	T0
0	0	0	1	1	0	0	1	0	0	1
0	0	0	-	-	0	0	0	0	0	0
0	0	1	-	0	0	0	1	0	0	0
0	0	1	-	1	0	1	1	0	1	0
0	1	0	-	0	0	1	0	0	0	0
0	1	0	-	1	0	0	0	0	1	0
0	1	1	0	0	0	1	1	0	0	0
0	1	1	-	1	0	1	0	0	0	1
0	1	1	1	0	1	0	0	1	1	1
1	0	0	-	0	1	0	0	0	0	0
1	0	0	-	1	0	1	0	1	1	0

Tabelle 7-1: Ablauftabelle

- B) Vervollständigen Sie das Ablaufdiagramm des Automaten in Abbildung 7-2. Verwenden Sie dazu die Funktionstabelle in Tabelle 7-1. Tragen Sie die Fehlenden Zustandsübergänge mit den notwendigen Eingabecodierungen ein.

3

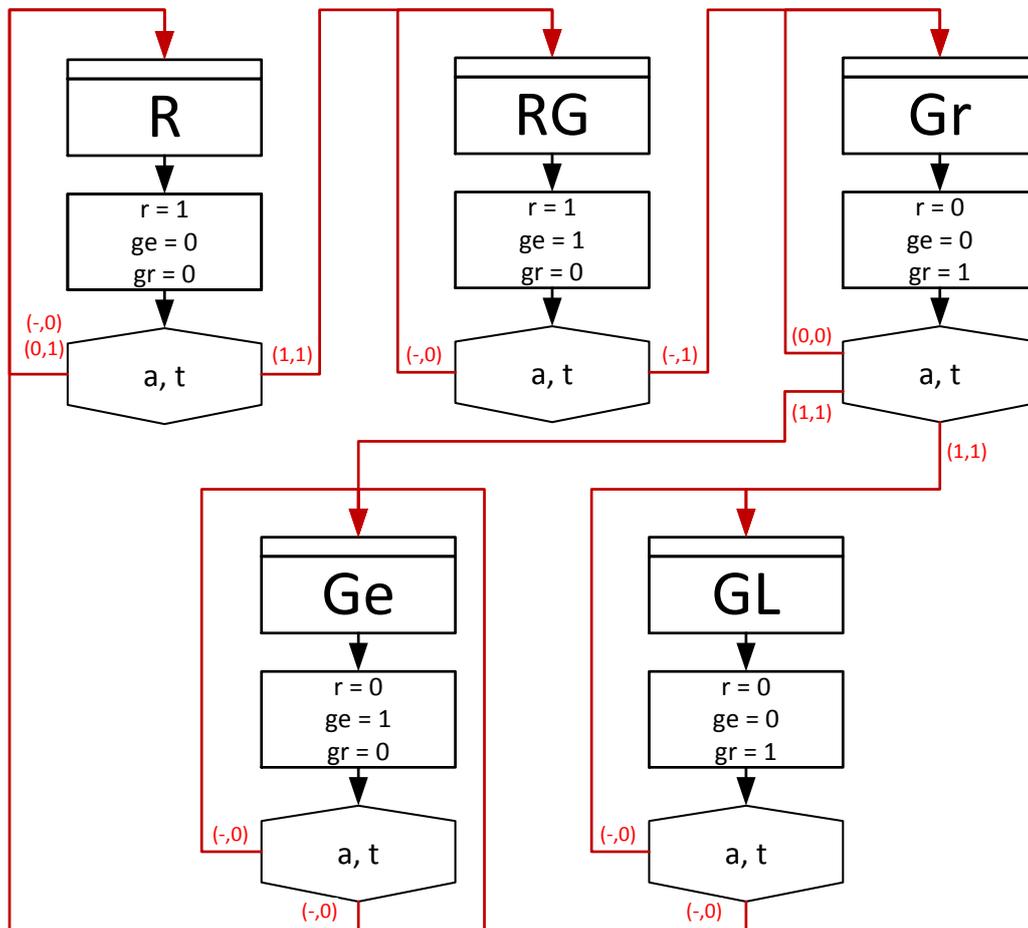


Abbildung 7-2: Ablaufdiagramm

Zur Realisierung der Zustandsübergangsfunktionen sollen flankengesteuerte high-active T Flipflops zum Einsatz kommen.

- C) Geben Sie die Funktionsweise und den Folgezustand des T Flipflops entsprechend der Eingangsbelegungen an. Vervollständigen Sie dazu Tabelle 7-2.

1

T	CLK	Q(t+1)	Funktion
0	↑	Q(t)	Halten
1	↑	/Q(t)	Wechseln

Tabelle 7-2: Charakteristische Tabelle eines T Flipflop

- D) Vervollständigen Sie nun Tabelle 7-1: Ablauftabelle indem Sie die Ansteuerfunktionen für die T-FlipFlops bestimmen.

3

Aufgabe 8 CMOS**16****Aufgabe 8.1 CMOS Schaltungen**

- A) In Abbildung 8.1 ist ein Pull-Down Netz dargestellt in dem N Transistoren mit unterschiedlichen Signalen an ihrem Gate in Reihe geschaltet sind. Wie viele verschiedene Literale besitzt jede Konjunktion der zugehörigen DNF, zu der G durchschaltet ?

1

N Literale für jede Konjunktion

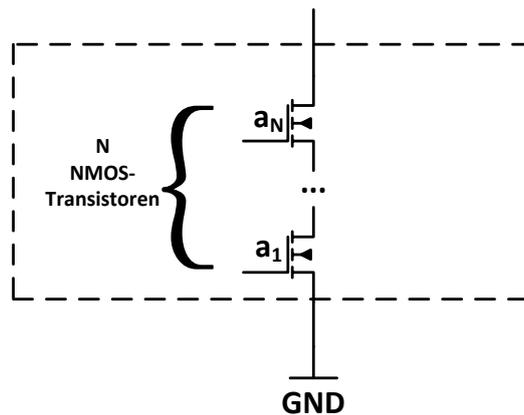


Abbildung 8-8-1: Pull-Down Netz

- B) In Abbildung 8.2 ist ein Pull-Down Netz dargestellt, in dem N Transistoren, mit unterschiedlichen Signalen an ihrem Gate, Parallel geschaltet sind. Wie viele verschiedene Literale besitzt jede Konjunktion der zugehörigen DNF, zu der G durchschaltet ?

1

1 Literal für jede Konjunktion

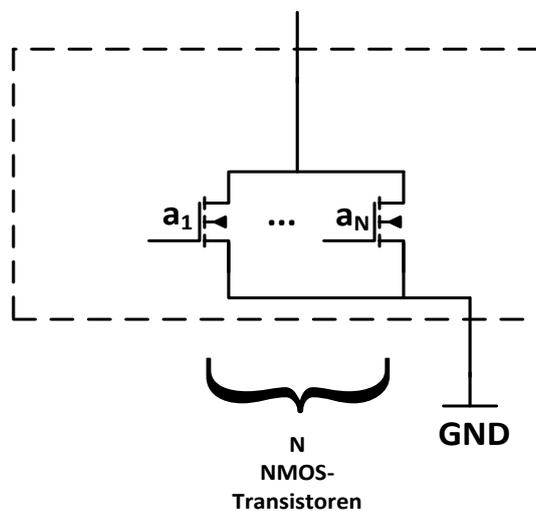


Abbildung 8-2: Pull-Down Netz

Abbildung 8-3 zeigt das Pull-UP Netz (F) einer CMOS-Schaltung.

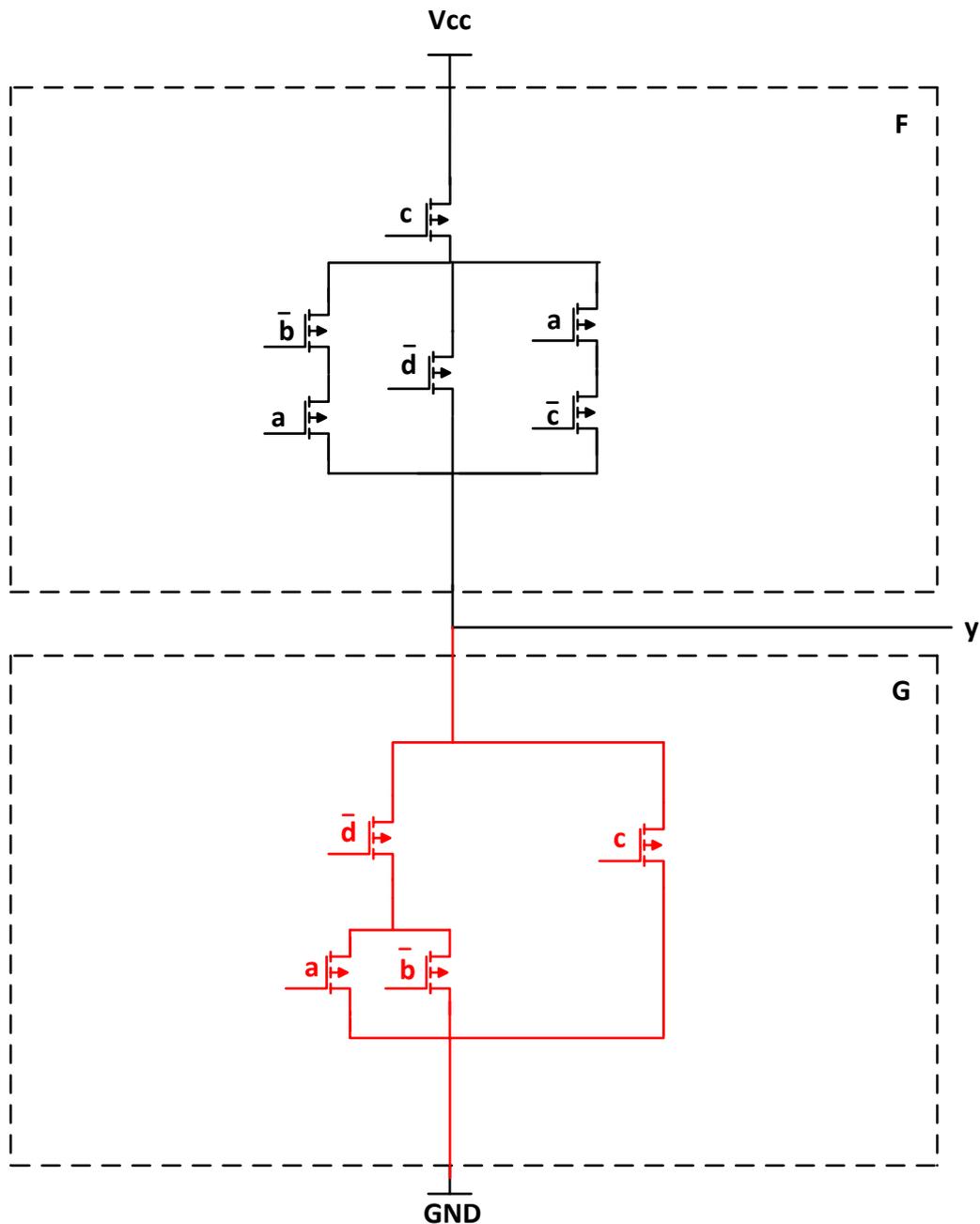


Abbildung 8-3: CMOS Schaltung

- C) Bestimmen sie die Funktion F aus Abbildung 8-3, welche sich aus dem oberen Kasten der CMOS-Schaltung ableiten lässt.

1

$$\bar{c} * (\bar{a} * b) + d$$

- D) Geben sie die Forderung an wohldefiniertes Verhalten für CMOS-Schaltungen mit Pull-Up Netz F und Pull-Down Netz G an.

1

$$F + G = 1$$

- E) Ergänzen sie Abbildung 8-3 um ein wohldefiniertes, kurzschlussfreies Pull-Down Netz (G).

3

- F) Zeigen sie rechnerisch, dass ihr in Teilaufgabe E entwickeltes PULL-Down Netz kurzschlussfrei ist.

4

$$F = \bar{c} * (\bar{a} * b) + d$$

$$G = ((a + \bar{b}) * d) + c$$

$$\text{Kurzschlußfreiheit: } (F * G) = 0$$

$$\{ (\bar{c} * (\bar{a} * b) + d) \} * \{ ((a + \bar{b}) * d) + c \} =$$

$$\{ (\bar{c} * \bar{a} * b * a * \bar{d}) + (\bar{c} * \bar{a} * b * \bar{b} * \bar{d}) + (\bar{c} * \bar{a} * b * c) + (\bar{c} * d * a * \bar{d}) + (\bar{c} * d * \bar{b} * \bar{d}) + (\bar{c} * d * c) \} =$$

$$0 + 0 + 0 + 0 + 0 + 0 = 0$$

Aufgabe 8.2 Gatter-Schaltungen

Abbildung 8-4 zeigt eine Gatter-Schaltung.

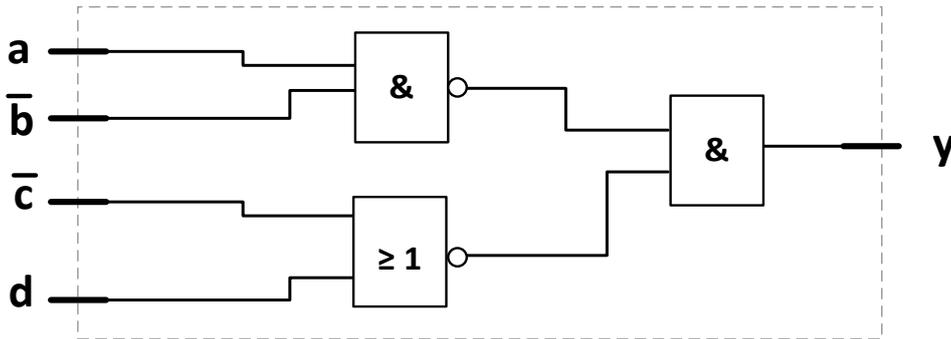


Abbildung 8-4: Gatter Schaltung

- A) Überführen sie die Gatter-Schaltung aus Abbildung 8-4 in eine CMOS-Schaltung. Die Repräsentation jedes Gatters als CMOS-Schaltung soll dabei in die vorhandenen Kästchen gezeichnet werden. Schreiben sie zusätzlich in jedes Kästchen den Namen des Gatters.

5

