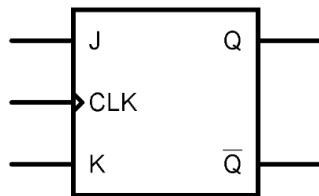


Tutorium 7

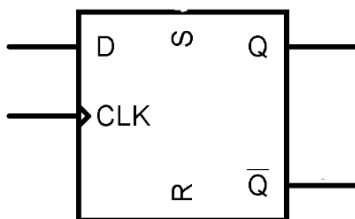
FlipFlops:

- JK-FlipFlop:



Q	Q+	J	K
0	0	0	-
0	1	1	-
1	0	-	1
1	1	-	0

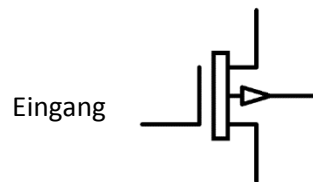
- D-FlipFlop:



Q	Q+	D
0	0	0
0	1	1
1	0	0
1	1	1

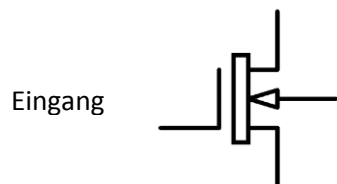
CMOS Schaltung:

- PMOS:



Eingang	Zustand
0	leitend
1	Nicht leitend

- NMOS:



Eingang	Zustand
0	Nicht leitend
1	leitend

Eine Wohl definierte CMOS Schaltung muss die folgende Bedingung erfüllen:

$$G = \bar{F}$$

Zur Überprüfung der Wohl-Definiertheit einer CMOS-Schaltung kann man folgendes überprüfen:

$$F \& G = 0 \quad \text{oder} \quad F \vee G = 1$$