

DT-Tutorium 8

Ricardo Pes

Institut für Technik der Informationsverarbeitung (ITIV)

ITIV



CMOS Schaltnetze

- pull-up-Funktion F: Verbindung Ausgang $\leftrightarrow V_{CC}$
- pull-down-Funktion G: Verbindung Ausgang \leftrightarrow Masse
- Wohldefiniertheit: $F = \neg G$
- Kurzschlussfreiheit: $F \& G = 0$
- Vollständigkeit: $F + G = 1$

Klausur: 16.02.2018



Ricardo Pes

Institut für Technik der Informationsverarbeitung (ITIV)

ricardo.pes@student.kit.edu