

Elektrotechnisches Grundlagenpraktikum

Digitaltechnik

- Entwurf eines Rechteckgenerators
- Schaltwerkentwurf für einen Getränkeautomaten
- Untersuchungen zu Laufzeitfehlern

von

Dr.-Ing. Armin Teltschik Dipl.-Ing. Simon Zorn

Inhaltsverzeichnis

2	Liter	atur		4
3	Gerä	ite		
				4
4	Allgo	emeine	Grundlagen	5
	4.1	System	m und Systemmodell	5
		4.1.1	System	5
		4.1.2	Systemmodell	
	4.2		ltensmodelle	
			Grundbegriffe der Verhaltensmodellierung	
		4.2.2	Klassifizierung von Verhaltensmodellen	7
		4.2.3	Das Steuerkreismodell	
		4.2.4		
			4.2.4.1 MEALY-Automat (durchschaltendes Schaltwerk)	9
	4.2	-	4.2.4.2 MOORE-Automat (speicherndes Schaltwerk)	10
	4.3		urfsschritte beim Steuerwerkentwurf durch speichernde Schaltwerke	
			Erstellen des Ablaufdiagrammes	
			Kodierung der Zustände und der Schnittstellenvariablen	
		4.3.3	Erstellen der Automatentabelle	13
		4.3.4	2. 2. 2. 2. 2. 2. 2. 2. 2. 2. 2. 2. 2. 2	13
		4.3.5	B	14
			4.3.5.1 Schaltfunktionen	14
			4.3.5.3 Schaltnetzminimierung mit KV-Diagramm	16
			4.3.5.4 Entwurf von Schaltnetzen	17
		4.3.6	Entwurf des λ und δ Schaltnetzes	17
	4.4	Zusta	andsspeicher	18
	4.5	Logik	kbausteine	19
		4.5.1	Schaltschwellen und Signallaufzeiten der verschiedenen Technologier	a 20
	4.6	Laufz	zeitbedingtes Fehlverhalten logischer Verknüpfungen (Hazardfehler)	21
		4.6.1		
		4.6.2	Funktionshazard	22
	4.7	Bedie	enung des Speicheroszilloskops	
5	Ver	suchsdi	urchführung	20
	5.1		uch 1: Entwurf eines 6135 kHz Rechteckgenerators	26
	5.2		uch 2: Schaltwerkentwurf für einen Getränkeautomaten	
	5.3			
	3.3	VEISU	uch 3: Untersuchungen zu Laufzeitfehlern	35
A	nhang A	Dater	nblätter	43

5 Versuchsdurchführung

Der erste der beiden Versuche wird ausschließlich mit der Digitalbox (s. Bild 5.1) durchgeführt.

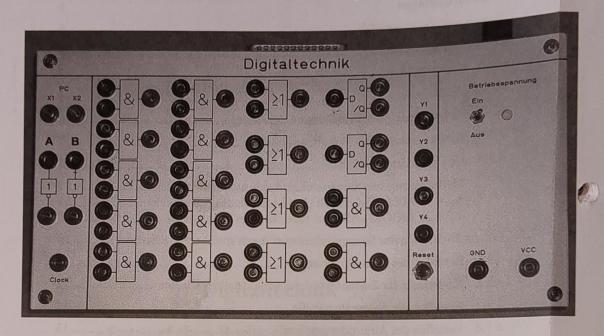


Bild 5.1 Digitalbox

Hinweis: Um undefinierte Gatterzustände zu vermeiden sind innerhalb der Digitalbox alle Gattereingänge mit einem 100kOhm Pullup-Widerstand auf Vcc geschaltet. In unbeschaltetem Zustand liegt somit an den UND- und ODER-Gatterausgängen stets ein "HIGH"-Pegel an. Von allen Logikbausteinen der Box finden Sie die Hersteller-Datenblätter im Anhang.

5.1 Versuch 1: Entwurf eines 6135 kHz Rechteckgenerators

Entwerfen Sie einen 6135 kHz Rechteckgenerator wie in Bild 5.2 dargestellt.

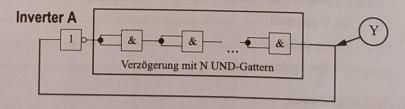


Bild 5.2 Prinzipieller Aufbau des Rechteckgenerators

Hinweis:

Verwenden Sie für diesen Versuch den linken Inverter A.



Im Anhang ab Seite 41 finden Sie die Herstellerdatenblätter der verwendeten Logikbausteine. Entnehmen Sie den Datenblättern die typischen Verzögerungszeiten und berechnen Sie daraus die notwendige Anzahl der UND-Gatter, die benötigt werden.

typ. Verzögerungszeiten des Inverters:

10ns
19ns
19ns
19ns
18ns

Berechnung:

Amplifudendauer 163ns -> 163ns - 19ns - 14lans
18ns

18ns

Stück UND-Gatter benötigt.

Bauen Sie die Schaltung auf. Schalten Sie die Box während der Verkabelung aus!

Schalten Sie die Box ein und überprüfen Sie die Frequenz mit dem Oszilloskop an Punkt (Y).

Vergewissern Sie sich, dass im ACQUIRE Menü ACQUISITON-Normal gewählt ist. Verwenden Sie die MEASURE-Zeit-Frequenz Funktion zur Bestimmung der Frequenz. Wackeln Sie auch an den Verbindungskabeln um den Einfluss der Leitungsführung auf die Frequenz zu sehen.

gemessene Frequenz $f = \frac{1}{2}$

Wieviele Gatter müssten Sie nehmen, wenn Sie die Verzögerung mit ODER-Gattern entwerfen würden?

Berechnung:

144ns = 5,14 ~ 5 Gatter

Zens

(3

5.2 Versuch 2: Schaltwerkentwurf für einen Getränkeautomaten

Entwerfen Sie das Steuerwerk für einen Getränkeautomaten, wie in Bild 5.3 dargestellt.

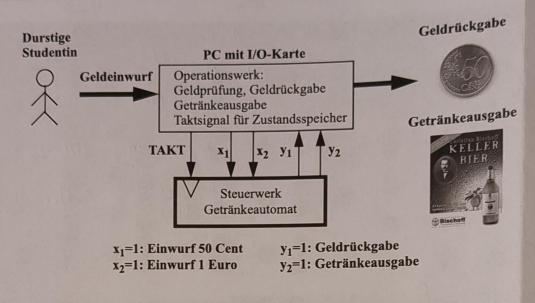


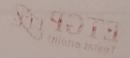
Bild 5.3 Steuerkreismodell für einen Getränkeautomaten

Die Aufgaben des Operationswerks werden vom Personal Computer an Ihrem Arbeitsplatz übernommen. Per Mausklick können Sie virtuelles Geld in den Automaten einwerfen und erhalten bei korrektem Entwurf des Steuerwerkes ein virtuelles Getränk. Weiterhin generiert der PC den Systemtakt für die Zustandsspeicher des Steuerwerks.

Berücksichtigen Sie bei Ihrem Entwurf folgende Bedingungen:

- Das Getränk kostet 1 Euro.
- Es dürfen 50 Cent und 1 Euro Münzen eingeworfen werden.
- Es kann immer nur ein Geldstück zu einem Zeitpunkt eingeworfen werden.
- Bei Überbezahlung gibt der Automat Restgeld aus.
- Der Entwurf soll durch ein speicherndes Schaltwerk erfolgen.
- Verwenden Sie die Kodierung der Schnittstellenvariablen wie in Bild 5.3 angegeben.
- Das Operationswerk überprüft den Geldeinwurf schneller als Geld eingeworfen werden kann. D.h. nach jeder Zustandserkennung eines Geldeinwurfs erkennt es einen Folgezustand kein Geldeinwurf.

Zur Vermeidung von Folgefehlern lassen Sie bitte Ihre Teilergebnisse direkt von Ihrem Betreuer überprüfen.



Aufgabe 1: Vervollständigen Sie das verbale Ablaufdiagramm in Bild 5.4.

Verbales Ablaufdiagramm mit Abfragen und Ausgaben:

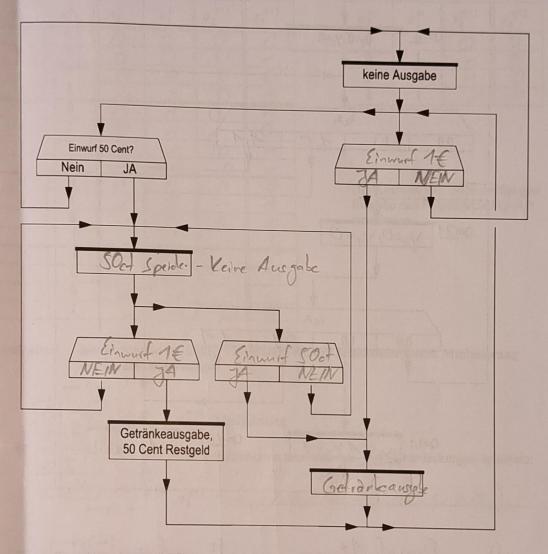


Bild 5.4 Verbales Ablaufdiagramm

Aufgabe 2: Erstellen Sie das kodierte Ablaufdiagramm

Verwenden Sie folgende Zustandskodierung:

• Nichts eingeworfen: $Q = q_2, q_1 = 0,0$

• 50 Cent eingeworfen: $Q = q_2, q_1 = 0, 1$

• 1 Euro eingeworfen: $Q = q_2, q_1 = 1,0$

• 1.50 Euro eingeworfen: $Q = q_2, q_1 = 1, 1$

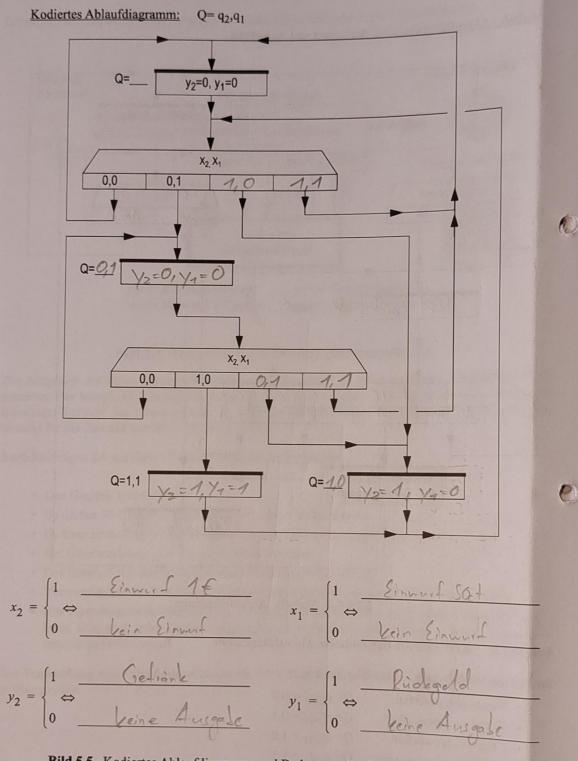


Bild 5.5 Kodiertes Ablaufdiagramm und Bedeutung der Schnittstellenvariablen.

Erstellen Sie aus dem kodierten Ablaufdiagramm die Wahrheitstabelle der Zustandsübergangsfunktion δ und der Ausgabefunktion λ

Zustandsübergangsfunktion (alle Kombinationen x_2^n , x_1^n)

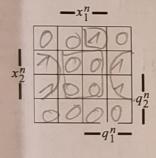
	a la fine la constitución de la		Street Street Street		
q ₂ ⁿ	q_1^n	x_2^n	x_1^n	q2 ⁿ⁺¹	q1n+1
0	0	0	0	0	0
0	1	0	0	0	1
1	0	0	0	0	0
1	1	0	0	6	0
0	0	0	1	0	1
0	1	0	1	1	0
1	0	0	1	0	1
1	1	0	1	0	1
0	0	1	0	1	0
0	1	1	0	1	1
1	0	1	0	7	0
1	1	1	0	1	6
0	0	1	1	0	0
0	1	1	1	0	0
1	0	1	1	0	0
1	1	1	7	0	0

Ausgabefunktion

q ₂ ⁿ	q ₁ ⁿ	y ₂ ⁿ⁺¹	y ₁ ⁿ⁺¹
0	0	0	0
0	1	0	0
1	0	1	0
1	1	1	1

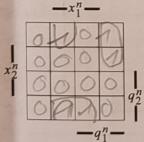
Der Automat soll bei unzulässiger Eingabe den Folgezustand Q=0,0 einnehmen.

Aufgabe 4: Bilden Sie die disjunktive Minimalform der Schaltnetze durch Minimierung mittels KV-Diagramm



Minimierung

Die Schaltfunktion lässt sich aus Z Überdeckungen ermitteln:



 q_1^{n+1} Minimierung

Die Schaltfunktion lässt sich aus ____ Überdeckungen ermitteln:

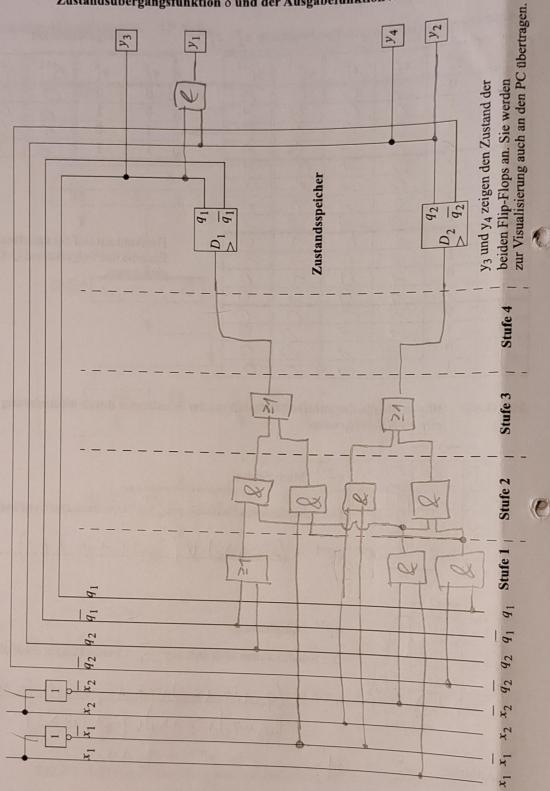
$$q_1^{n+1} = \frac{\left(q_2 \wedge \overline{\lambda}_2 \wedge \times q\right) \vee \left(\overline{q}_3 \wedge \overline{\lambda}_2 \wedge \times q\right) \vee \left(\overline{q}_2 \wedge \overline{q}_3 \wedge \overline{\lambda}_3 \wedge \overline{q}_3 \wedge \overline{q}$$

Ausgabe:

$$y_2^{n+1} = \frac{q^n}{2}$$

$$y_1^{n+1} = \frac{q_2 \wedge q_3}{q_3}$$

Aufgabe 5: Vervollständigen Sie das Steuerwerk mit den Schaltnetzen der Zustandsübergangsfunktion δ und der Ausgabefunktion λ



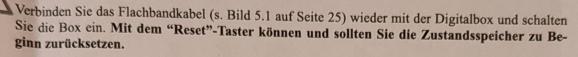
Aufgabe 6: Bauen Sie das Steuerwerk mit der Digitalbox auf

Schalten Sie die Digitalbox aus. Bauen Sie das Steuerwerk von Seite 31 mit der Digitalbox auf. Zur Verkabelung stehen Ihnen Kabel mit roten und schwarzen Steckern zur Verfügung. Um die Übersichtlichkeit zu wahren, sollten Sie Verbindungen immer nur von "roten Ausgängen" zu "schwarzen Eingängen" stecken. Jeder Eingang ist so nur mit einem schwarzen Stecker beschaltet.

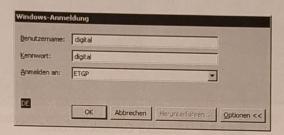
Hinweis:

Verbinden Sie nie mehrere rote Ausgänge miteinander, da dies zur Zerstörung der Bauteile führen kann!

Wenn Sie korrekt minimiert haben, dann benötigen Sie 30 Verbindungskabel!



Die Funktionsweise Ihres Steuerwerks können Sie mit dem PC an Ihrem Arbeitsplatz überprüfen. Melden Sie sich mit dem Benutzernamen "digital" und dem Passwort "digital" an "ETGP" an:



Nach der Anmeldung erscheint die Oberfläche des virtuellen Automaten wie in Bild 5.6 auf Seite 33 dargestellt. Im linken Diagramm sehen Sie den Systemtakt und die Eingangsvariablen x_1 und x_2 . Im rechten Diagramm werden die Ausgangsvariablen y_1 und y_2 sowie die Zustandsvariablen q_1 und q_2 dargestellt. Den Systemtakt können Sie mit dem Schieberegler "Verzögerung" schneller und langsamer machen. Wenn Sie mit der Maus in das Feld "Einwurf" klicken, bekommen sie eine Auswahlbox mit vier Möglichkeiten. Von links nach rechts betrachtet sind dies:

· Einwurf: "nichts"

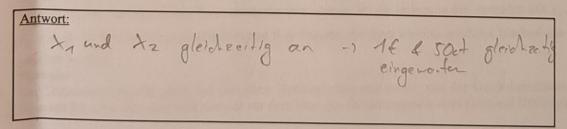
· Einwurf: "50 Cent"

· Einwurf: "1 Euro"

Manipulation

Überprüfen Sie die korrekte Funktion Ihres Steuerwerkes und zeigen Sie dies Ihrem Betreuer.

Was bewirkt "Manipulation"?



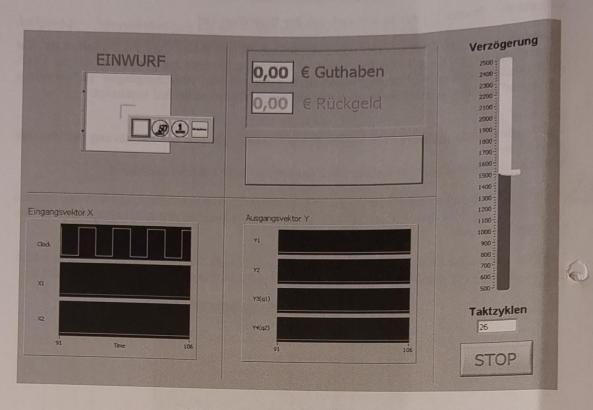


Bild 5.6 Virtueller Getränkeautomat

5.3 Versuch 3: Untersuchungen zu Laufzeitfehlern

Aufgabe 1: Behebung der Fehlfunktion eines Schaltnetzes

Eine Marktstudie hat ergeben, dass in Getränkemärkten von Universitätsstädten folgende Getränkekombinationen am häufigsten von Studenten gekauft werden:

{nur Bier}; {Bier und Cola}; {Cola und Whisky}; {Bier, Cola und Whisky}

Um seinen Umsatz zu steigern lässt ein Marktleiter von seinen Mitarbeitern Getränkekästen mit den genannten Kombinationen befüllen. Die Kästen werden anschließend von einem Testsystem überprüft. Aus dem Testsystem kommen drei Signale, die mit x_1 , x_2 und clock gekennzeichnet sind und deren Bedeutung sich wie folgt gestaltet:

 $x_1 = 1 \Leftrightarrow \text{Im Kasten ist Bier}$

 $x_2 = 1 \Leftrightarrow \text{Im Kasten ist Cola}$

clock = 1 ⇔ Im Kasten ist Whisky

Leider werden von den Mitarbeitern die Kästen häufig falsch bestückt. Daher hat sich der Betriebselektroniker folgendes Schaltnetz überlegt, mit dem er bei einer fehlerhaften Bestückung ein Alarmsignal auslöst. Das Alarmsignal wird bei einem 1-0 Übergang des Ausgangs y ausgelöst.

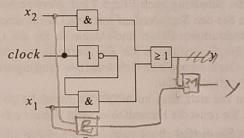


Bild 5.7 Schaltnetz zur Überprüfung der Bestückung

Trotz eines sorgfältigen Aufbaus wird hin und wieder der Alarm auch bei korrekt bestückten Getränkekästen ausgelöst.

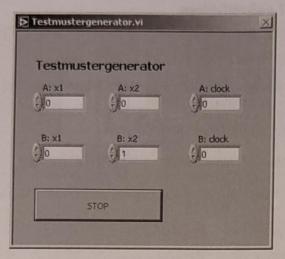
Ihre Aufgabe: Untersuchen Sie die Schaltung und versuchen Sie den Fehler zu beheben.

Als Hilfsmittel steht Ihnen ein digitales Speicheroszilloskop und ein virtueller Testmustergenerator (s. Bild 5.8) zur Verfügung. Am Testmustergenerator können Sie die Belegung der Variablen mit x_1 ,

x₂ und *clock* für die beiden Zustände A und B definieren, die dann kontinuierlich im Wechsel ausgegeben werden.

Hinweis:

Der Testmustergenerator greift auf dieselben Hardware-Ressourcen zu, wie der Getränkeautomat. Beenden Sie daher den Getränkeautomat vor dem Start des Testmustergenerators (Icon auf Desktop).



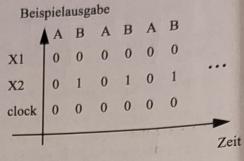


Bild 5.8 Virtueller Testmustergenerator und Beispielausgabe

Finden Sie Lösungen zu den folgenden Fragen. Platz für Ihre Lösungen haben Sie ab Seite 36.

Um Folgefehler zu vermeiden lassen Ihre Antworten direkt von den Betreuern überprüfen!:

- 1. Erfüllt die Schaltnetzfunktion die geforderten Bedingungen? Überprüfen Sie dies durch Aufstellen der Wertetabelle und des KV-Diagramms.
- 2. Stellt das Schaltnetz die Struktur für einen Strukturhazard bereit? Wenn ja, bei welchen Getränkekastenwechseln tritt dies auf?
- 3. Bauen Sie die Schaltung nach Bild 5.7 auf. Verwenden Sie den rechten Inverter B. Untersuchen Sie den Signalverlauf mit dem Oszilloskop. Oszillografieren Sie den auftretenden Strukturhazardfehler und skizzieren Sie das Oszillogramm in ihr Protokoll. Vermerken Sie Einstellungen für die Zeitbasis und die Skalierung. Stellen Sie auf Kanal 1 des Oszilloskops eine sich ändernde Eingangsgröße und auf Kanal 2 den Ausgang der Schaltfunktion dar.
 - Vergewissern Sie sich, dass im **ACQUIRE** Menü **ACQUISITON-Spitzendet**. gewählt ist, da Sie sonst die Hazardfehler nicht korrekt erfassen.
- 4. Modifizieren Sie die Schaltung nach Bild 5.7, damit sie frei von einem Strukturhazard ist. Skizzieren sie den Schaltplan, bauen Sie ihre Schaltung auf und überprüfen Sie ob der Strukturhazardfehler noch vorhanden ist.
- 5. Bauen Sie die Schaltung wieder zurück und untersuchen Sie die <u>nicht</u> modifizierte Schaltung nach Bild 5.7 auf Funktionshazards. Vervollständigen Sie die Tabelle der Funktionshazardübergänge auf Seite 37 mit der Belegung B bei der Sie einen Funktionshazardfehler erwarten. Überprüfen Sie Ihr Ergebnis mit dem Testmustergenerator und dem Oszilloskop.

Notieren Sie die Art des Hazardfehlers (Positiver oder Negativer Puls) in Abhängigkeit der Flanke des Clock-Signales.

Zur Verdeutlichung ist die erste Zeile bereits ausgefüllt und das entsprechende Oszillogramm abgebildet.

Beachten Sie, dass sich bei der Belegung B zusätzlich zum Clock Signal nur eine weitere Eingangsgröße x₁ oder x₂ ändern darf.



zu 1 und 2.: Wertetabelle, KV-Diagramm

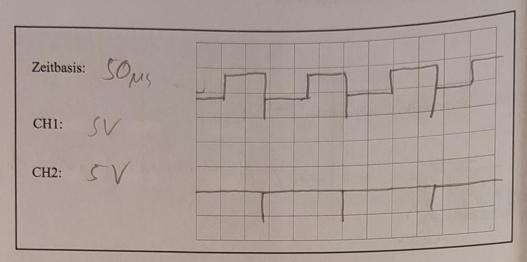
y= ((x2 1 clock) v (x1 1 clock)) v (x11x2)

x_1	x_2	clock	y
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	1

Ja, da soclode und dock nicht gleicheurtig umschalter n' , 1 gate melr"

} Structurhazard

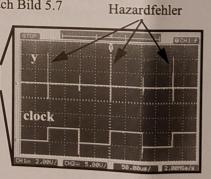
zu 3.: Wählen Sie die Zeitbasis so, dass die Hazardfehler als Nadelimpulse dargestellt werden.



zu 4: Schaltplan / Erklärung - Was haben Sie getan?

zu 5: Tabelle der Funktionshazardübergänge der Originalschaltung nach Bild 5.7

Belegung A
x1 x2 clock| yBelegung B
x1 x2 clock| yHazardfehler
 \square oder \square Clockflanke
 \square oder \square 0 0 0 | 01 0 1 | 0 \square \square 0 1 1 | 1100 0 \square \square 0 0 1 | 00 0 0 \square \square 1 0 0 | 11 1 1 1 \square \square



Wie können Sie Funktionshazardfehler vermeiden? Denken Sie hier auch an die Arbeitsweise der Mitarbeiter, die die Getränkekästen bestücken.

Ausgangsweite nitteln

Bevor Sie Ihren Platz verlassen stellen Sie bitte sicher, dass Sie ...

- 1. ... am PC abgemeldet sind.
- 2. ... die Digitalbox abgeschaltet haben.
- 3. ... alle Kabel aus der Box gezogen und voneinander getrennt haben.