Klausur im SS2017 Klausur Digitaltechnik



Institut für Technik der Informationsverarbeitung – ITIV Prof. Dr.-Ing. Dr. h. c. Jürgen Becker

Klausur Digitaltechnik

Datum: 04.09.2017

Name: Matr. Nr.:

ID:

Hörsaal: **Platz:**

Hinweise zur Klausur

Hilfsmittel:

- Es sind keine Hilfsmittel erlaubt..
- Verwenden Sie zum Bearbeiten der Aufgaben nur dokumentenechte Schreibgeräte keinen Bleistift, keine Rotstifte!
- Alle nicht genannten Hilfsmittel sind untersagt. Dies beinhaltet jegliche Kommunikation mit anderen Personen sowie die Benutzung eines Taschenrechners.

Klausurdauer:

Die Prüfungsdauer für die Klausur beträgt 120 Minuten.

Klausurunterlagen:

Die Klausurunterlagen bestehen aus insgesamt 2 Seiten Aufgabenblättern (inklusive dieses Titelblatt, 8 Aufgabenblöcke und 1 zusätzliches Lösungsblatt) und 3 Seiten Formelsammlung. Bitte prüfen Sie vor der Bearbeitung der Aufgaben auf jeder Seite oben Ihre Matrikelnummer sowie Ihre ID und zusätzlich Ihren Namen auf der ersten Seite. Falls Sie zusätzliche Blätter zur Lösung der Aufgaben benötigen, fragen Sie nach zusätzlichem Lösungspapier bei der Aufsicht. Vermeiden Sie generell das Beschreiben der Rückseiten. Die Verwendung von eigenen Blättern ist nicht erlaubt. Geben Sie zu jeder Aufgabe ein detaillierten Rechenweg an. Lösungen ohne Rechenweg können trotz richtigem Ergebnis zu Punktabzug führen.

Klausurabgabe:

In den letzten 30 Minuten der Klausur ist eine vorzeitige Abgabe der Klausur nicht möglich. Am Ende der Klausur bleiben Sie bitte sitzen. Alle Aufgaben- und Lösungsblätter sowie dieses Deckblatt sind in den ausgehändigten Umschläge abzugeben. Diese werden von der Aufsicht eingesammelt.

		Seite	\approx Pkt. [%]	Punkte
Aufgabe 1:	Allgemeine Fragen	2	12	
Aufgabe 2:	Zahlensysteme	5	12	
Aufgabe 3:	Boolsche Algebra	8	12	
Aufgabe 4:	Minimierung	12	12	
Aufgabe 5:	Mengen, Relationen und Graphen	16	11	
Aufgabe 6:	Optimale Codes	18	12	
Aufgabe 7:	Automaten	23	14	
Aufgabe 8:	CMOS und Gatter	27	10	
				\sum

A	ufgabe 1: Allgemeine Fragen		
Αι	Aufgabe 1.1: Codierung		
A)	Geben Sie den Wertebereich einer 14-stelligen Hexadezimalzahl im Dezimalsystem unter der Annahme an, dass es sich um eine vorzeichenlose Hexadezimalzahl handelt.		
B)	Sender und Empfänger haben sich auf vier-Bit Codewortlänge mit einer minimalen Hammingdistanz von zwei geeinigt. Eins der gültigen Codeworte ist das Codewort 0101. Markieren Sie im nachfolgenden Bitstream die eindeutig falsch übertragenen Codewörter und geben Sie an wie viele insgesamt falsch übertragen wurden?		
	Empfangener Bitstream: 1111 0000 0110 0001 0111 0101 1010 0000 1001 1101 0101		
C)	Nennen Sie ein Verfahren, dass die gleiche Fehlerkorrektur- bzw. Fehlererkennungseigenschaft hat wie das genannte Verfahren in Aufgabe 1.1 B), jedoch weniger Overhead erzeugt.		
D)	Nun haben sich Sender und Empfänger auf fünf-Bit Codewortlänge mit einer minimalen Hammingdistanz von drei geeinigt. Die gültigen Codewörter sind 11000, 00110 und 11111.		
	Der Empfänger hat folgenden Bitstream empfangen: 11011 01000 10110 00111 01000 Geben Sie den am wahrscheinlichsten gesendeten Bitstream an.		

ID:

$\mathbf{E})$	Wie viele gültige Codewörter können maximal bei einem 8-stelligen binärem Codewort	
	existieren, wenn eine minimale Hammingdistanz von genau 2 vereinbart wurde und eins	
	der gültigen Codewörter 0000 0000 ist?	

Aufgabe 1.2: Verschiedenes

Matr.-Nr.:

A)	Geben Sie für die in Tabelle 1.1 gegebenen Aussagen an, ob diese wahr oder falsch sind.	
	Hinweis: Bei einer falschen Antwort gibt es Punktabzug. Die Aufgabe wird minimal mit 0	
	Punkten bewertet.	

Aussagen	Wahr	Falsch
Jede beliebige KNF kann in eine DNF umgewandelt werden.		
Bei der Addition zweier Stibitz-Dekaden muss zur Korrektur immer eine $3_D\ (0011_B)$ addiert oder subtrahiert werden.		
Die De Morgan Regel besagt, dass $\overline{a\&b} = a\overline{\lor}b$ ist.		
Bei einer Übertragung mittels Blocksicherung können in jedem Fall zwei Bitfehler korrigiert werden.		
Ein (9 aus 12)-Code besitzt genauso viele gültige Codewörter wie ein (3 aus 12)-Code.		
Mit einer Codierung, welche eine minimale Hammingdistanz von 7 aufweist, können bis zu 4 Fehler korrigiert werden.		
Ein entarteter Graph besitzt keine Kanten.		
Die Planarität eines Graphen bedeutet, dass man einen dualen Graphen zum Ursprungsgraphen konstruieren kann.		

Tabelle 1.1: Multiple Choice

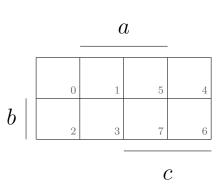
ID:

Matr.-Nr.: ID:

B) Wie heißt der FlipFlop, der die charakteristische Gleichung $q_k^{v+1} = D^v$ besitzt?

C) Wird der Informationsgehalt eines Zeichen größer oder kleiner, je kleiner die Auftrittswahrscheinlichkeit ist? Begründen Sie Ihre Antwort anhand einer Formel.

D) Vereinfachen Sie den boolischen Ausdruck $\overline{a}b\overline{c} \vee a\overline{b}c \vee bc$ soweit wie möglich.



Anmerkung: das Symmetriediagramm kann zur Hilfe hinzugezogen werden

Abbildung 1.1: Symmetriediegramm als Hilfe

MatrNr.:	$\frac{\text{ID:}}{}$
Aufgabe 2: Zahlensysteme	
Aufgabe 2.1: Umrechnung von Zahlensystemen	
A) Vervollständigen Sie die Tabelle 2.1, indem Sie die offenen Felder durch die entspreche Konvertierung ergänzen.	nde

Dezimal	Binär	Oktal	Hexadezimal
1111_D			
			$3C9_H$
		377 ₀	
	010100111001_B		

Tabelle 2.1: Umrechnung von Zahlensystemen

B)	Wandeln Sie die Zahl 55_7 (Basis 7) in das Zahlensystem mit der Basis 5 um. Geben Sie dabei die für die Umrechnung nötigen Zwischenschritte an.	
	deben ble dabet die für die einrechnung nougen Zwischensenritte an.	

Aufgabe 2.2: Fließkommazahl

Abbildung 2.1 zeigt eine Darstellung von Fließkommazahlen mit 16 Bit. Das höchstwertige Bit stellt das Vorzeichen V dar, die nachfolgenden acht Bits den Exponenten E und die niederwertigsten sieben Bits die Mantisse M.



Abbildung 2.1: 16bit Fließkommazahlenformat

A)	Bestimmen Sie den betragsmäßig größten, sowie kleinsten Wert dieser Fließkommazahl.	
	Hierbei soll der betragsmäßig kleinste Wert ungleich 0 sein. Vereinfachen Sie die Lösung	
	soweit möglich.	

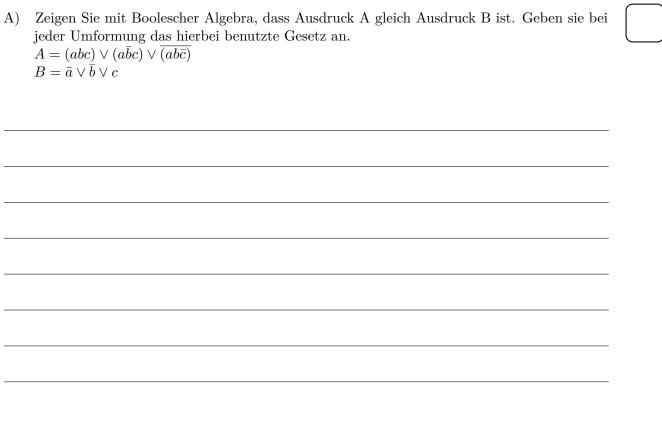
Matr.-Nr.:

Aufgabe 2.3: Rechenoperationen

A) Geben Sie den Vorteil des Zweierkomplement gegenüber dem Einerkomplement an.

B) Berechnen Sie mit Hilfe des Zweierkomplement folgende Aufgabe: 7 - 42. Geben Sie hierfür alle notwendigen Zwischenschritte an.

MatrNr.:	ID:
Aufgabe 3: Boolsche Algebra	
	~



B)	Definieren Sie den Begriff Axiomensystem.	
		_
		_

Matr.-Nr.:ID:

Gegeben sei folgende Wahrheitstabelle der Funktion X(c,b,a):

a	b	c	Y
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	1

	Tabelle 3.1: Funktion $X(c,b,a)$	
C)	Leiten Sie aus der Wahrheitstabelle 3.1 die dazugehörige KNF für $X(c,b,a)$ ab.	
D)	Geben Sie eine konjunktive Minimalform der Funktion $X(c,b,a)$ an.	

E) Gegeben sei folgende boolesche Funktion: $Y = (bcd) \lor (\bar{a}b\bar{c}) \lor (ac\bar{d}) \lor (\bar{a}\bar{b}d) \lor (a\bar{b}\bar{c}\bar{d})$ Entwickeln Sie den Ausdruck Y mit Hilfe des Booleschen Entwicklungssatzes in der Reihenfolge d, c, b, a. Geben Sie alle Zwischenergebnisse an und tragen sie das Ergebnis in die unten stehende Tabelle 3.2 ein. Eine Umformung des Ausdrucks ist nicht gestattet.

(d, c, b, a)	Y	(d, c, b, a)	Y
(0,0,0,0)		(1,0,0,0)	
(0,0,0,1)		(1,0,0,1)	
(0,0,1,0)		(1,0,1,0)	
(0,0,1,1)		(1,0,1,1)	
(0,1,0,0)		(1,1,0,0)	
(0,1,0,1)		(1,1,0,1)	
(0, 1, 1, 0)		(1,1,1,0)	
(0, 1, 1, 1)		(1, 1, 1, 1)	

Tabelle 3.2: Ergebnis des Entwicklungssatzes

F) Gegeben sei die folgende Funktion

$$Z(a,b,c,d) = \bar{a}(\bar{c}(0) \vee c(\bar{b}(\bar{d}(0) \vee d(1)) \vee b(0))) \vee a(\bar{b}(1) \vee b(\bar{d}(1) \vee d(0)))$$

Die bereits entwickelte Funktion z soll für eine Field Programmable Gate Array (FPGA) Realisierung mit 2:1 Multiplexern umgesetzt werden. Die Eingangsliterale a, b, c, d sollen dabei ausschließlich als Steuersignale genutzt werden. Zeichnen Sie die minimale Multiplexerschaltung.

Aufgabe 4: Minimierung

Aufgabe 4.1: Symmetriediagramme

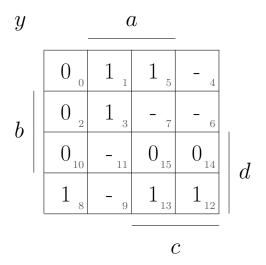


Abbildung 4.1: Symmetriediegramm einer Schaltfunktion

A)	Gegeben sei das Symmetriediagramm aus Abbildung 4.1. Freistellen sollen zunächst zu "0" gesetzt werden. Geben Sie für die dargestellte Schaltfunktion die disjunktive Normalform (DNF) an.	
B)	Legen Sie nun die Freistellen so fest, dass die Schaltfunktion aus Abbildung 4.1 optimal minimiert werden kann und bestimmen sie in diesem Fall eine konjunktive Minimalform (KMF). Geben Sie außerdem an, welche Terme der KMF zu den Kernen zählen.	

Aufgabe 4.2: Nelson/Petrick Verfahren

A)	Welche Bedeutung haben die Präsenzvariablen p_k im Petrickausdruck?	

B) Gegeben ist die folgende Überdeckungstabelle (Tabelle 4.1). Bei welchen Zeilen handelt es sich um Kerne der Schaltfunktion? Geben sie die jeweiligen Präsenzvariablen an.

p_i/E_i	E_1	E_2	E_3	E_4	E_5	E_6	E_7	E_8
p_1	X					X		X
p_2			X				X	
p_3		X						
p_4			X	X			X	
p_5		X			X		X	X
p_6						X		X
p_7		X		X				

Tabelle 4.1: Überdeckungstabelle für den Petrickausdruck

C) Im Folgenden ist eine Überdeckungstabelle gegeben, welche bereits durch Zeilen- und Spaltendominanzregeln optimiert wurde. Da auf diesem Weg noch kein eindeutiges Ergebnis erreicht werden konnte, muss nun eine Fallunterscheidung durchgeführt werden um auf ein optimales Ergebnis zu kommen. Führen sie eine solche Fallunterscheidung auf Spalte E_4 durch, bis sie zu den entsprechenden optimalen Lösungen gelangen. Für ihre Lösung stehen ihnen zwei Kopien der ursprünglichen Tabelle in 4.2 und 4.4 zur Verfügung. Geben sie in beiden Fällen zunächst an, welche Spalten durch die Auswahl bei der Fallunterscheidung jeweils gestrichen werden können. Füllen sie anschließend die Tabelle mit den nun möglichen Streichungen aus und geben sie zuletzt die erhaltene Lösung in Form der ausgewählten Präsenzvariablen an.

Fall 1:

p_i/E_i	E_1	E_2	E_3	E_4	E_5
p_1				X	X
p_2	X	X			
p_3			X		X
p_4		X	X		
p_5	X			X	

Tabelle 4.2: Überdeckungstabelle für den Petrickausdruck

Streichbare Spalten:

Dominierende Zeile	Dominierte Zeile	gestrichene Zeile

Tabelle 4.3: Mögliche Streichungen nach Fallunterscheidung in Spalte E_4

Ausgewählte Präsenzvariablen:

Fall 2:

p_i/E_i	E_1	E_2	E_3	E_4	E_5
p_1				X	X
p_2	X	X			
p_3			X		X
p_4		X	X		
p_5	X			X	

Tabelle 4.4: Überdeckungstabelle für den Petrickausdruck

Streichbare Spalten:

Dominierende Zeile	Dominierte Zeile	gestrichene Zeile

Tabelle 4.5: Mögliche Streichungen nach alternativer Fallunterscheidung in Spalte ${\cal E}_4$

Ausgewählte Präsenzvariablen:

MatrNr.:	ID:

Aufgabe 5: Mengen, Relationen und Graphen

Aufgabe 5.1: Mengen

Gegeben sei die Grundmenge $G=\{0,2,3,4,5,6,9,a,b\}$. Auf dieser Menge seien zwei weitere Mengen A und B gegeben:

$$A = \left\{x|x \in G, x = a \text{ oder x ist Zahl und } (x-2)^2 = 4 \text{ oder x ist Zahl und } x^3 = 27\right\}$$

$$B = \left\{a,b,0,4\right\}$$
 (5.1)

	A)	Wie lauten	die Elemente	x der Menge	A?
--	----	------------	--------------	-------------	----

B)	Bilden sie die Potenzmenge P(B).	
		_

C)	Bilden sie das kartesische Produkt der Mengen $R = \{0, 1, a\}$ und $S = \{a, b, c, d\}$.	

D)	Bilden sie bezüglich der Grundmenge $T=\{0,1,2,3,a,b,c,d,e,f\}$ das Komplement C_T $(R\cup S).$	

Aufgabe 5.2: Graphendarstellung von Relationen

Gegeben sei die Graphendarstellung G einer Relation in Abbildung 5.1.

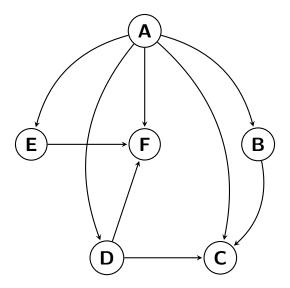


Abbildung 5.1: Graph G

A)	Welche Eigenschaften einer Relation werden im Graphen G dargestellt?	
B)	Ergänzen die den Graphen in 5.1 so, dass die Relation reflexiv wird. Benennen Sie die Relation, die nun von G dargestellt wird.	
C)	Ist der in der vorhergehenden Aufgabe veränderte Graph ein Baum? Begründen Sie Ihre Antwort.	

Aufgabe 6: Optimale Codes

Die Bibliothek Waldstadt hat eine Studie gemacht, um eine effizientere Codierung der Bücher herzustellen. Die gesammelten Statistiken über die Anzahl der ausgeliehene Bücher pro Monat wurden in eine Tabelle eingetragen und damit ein Codierbaum entwickelt (s. Abb. 6.1). Somit haben die Lieblingsbücher eine kürzere Codierung und der benötigte Speicher ist kleiner.

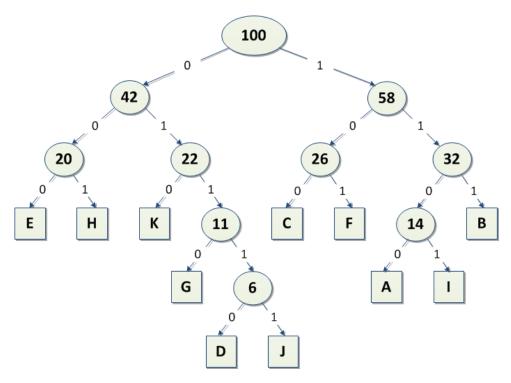


Abbildung 6.1: Kodierbaum für die Bibliothek Waldstadt

- A) Füllen Sie die Spalte *Code* in der Tabelle 6.1 mithilfe des in der Abbildung 6.1 gezeigten Codierbaums aus.
- B) In der Vorlesung haben Sie mehrere Codierungsverfahren kennengelernt. Welches Verfahren kam hier zur Anwendung? Begründen Sie Ihre Antwort.

C) Welche mittlere Codewortlänge ergibt sich für eine Codierung, falls alle Codewörter binär und mit gleicher Länge codiert werden. Geben Sie dafür die Berechnungsvorschrift sowie die ermittelte mittlere Codewortlänge an.

Buch	Ausleihe pro Monat	Code
A	7/100	
В	18/100	
\mathbf{C}	12/100	
D	3/100	
E	9/100	
F	14/100	
G	5/100	
Н	11/100	
I	7/100	
J	3/100	
K	11/100	

Tabelle 6.1: Statistiken der Bibliothek Waldstadt

legt

Ma	MatrNr.:	
F)	Nach einer Testphase von einem Tag enthält der Speicher der Ausleihe bei der Bibliothek Waldstadt den folgenden Datenstrom:	
	11111011110110000000010	
	Verwenden Sie den Kodierbaum in der Abbildung 6.1, um die ausgeliehene Bücher zu bestimmen und schreiben Sie hier Ihre Antwort:	
G)	Erstellen Sie einen Codierbaum nach dem Shannon-Fanø-Verfahren für die Codierung der ausgeliehenen Bücher anhand der in Tabelle 6.1 gegebenen Statistik. Verwenden Sie für die Herstellung des Baumes die nächste Seite und füllen Sie anschließend die Tabelle 6.2.	

- Der Lösungsweg muss nachvollziehbar sein und der vollständige Codierbaum angegeben werden!
- Sortieren Sie die Elemente entsprechend den Auftrittshäufigkeiten aufsteigend von links nach rechts. Falls unterschiedliche Knoten dieselbe Auftrittshäufigkeiten haben, sortieren Sie diese alphabetisch von links nach rechts.
- Teilen Sie eine Menge immer so auf, dass die Differenz zwischen den Summen der Auftrittshäufigen der Teilmengen minimiert wird. Die kleinere Teilmenge an der linke Seite!
- Weisen Sie den linken Ästen des entstehenden Baumes die "0" zu, den rechten Ästen die "1".

Buch	Code	Buch	Code
A		G	
В		Н	
\mathbf{C}		I	
D		J	
E		K	
F			

Tabelle 6.2: Statistiken der Bibliothek Waldstadt

Konventionen:

Antwort Frage (G):

H)	Welche der beiden Codierungen (Huffman vs. Shannon-Fanø) eignet sich am besten, um eine möglichst effiziente Speicherung der erfassten Daten zu erreichen? Begründen Sie Ihre Aussage!	

ID:

MatrNr.:	<u>ID:</u>
Aufgabe 7: Automaten	
Aufgabe 7.1: Automaten	
Der allgemeinste Fall eines Automaten ist der sogenannte Mealy Automat, dessen Ausgabe tion durch die folgende Gleichung beschrieben werden kann:	efunk-
$A_h^{\nu}=\lambda(E_g^{\nu},S_k^{\nu}),$ wobei E_g^{ν} die Eingabe und S_k^{ν} den Zustand beschreiben.	
A) Nennen Sie zwei weitere Automatentypen, erklären Sie jeweils den Unterschied zum Matten und geben Sie die allgemeine Gleichung der Ausgabefunktion an.	Aealy-
Es soll ein vereinfachter Leergutautomat für Flaschenpfandrückgabe genauer untersucht werden Dieser Automat befindet sich typischerweise in Supermärkten und ermöglicht den Kunder zurückgegebene Pfänder in Geld umzuwandeln. Dieses Geld wird am Ende in Form eines ausgedruckt, indem der Kunde auf einen entsprechenden Knopf drückt.	n, ihre
Eingänge:	
• F: Eine Flasche wird in die Maschine eingeführt.	
• TB: Der Taster zur Pfandbon-Ausgabe wird gedrückt.	
• BG: Der ausgegebene Pfandbon wird vom Nutzer genommen.	
Ausgänge:	
• T: Transportband führt die Flasche zum inneren Container.	
• Bo: Der Pfandbon wird ausgedruckt.	
Zustände:	
\bullet S_{Start} : Der Automat befindet sich im initialen Zustand: keine Flaschen eingeführt.	
• $S_{Betrieb}$: Eine eingeführte Flasche wird angenommen.	
• S_{Ende} : Endzustand: die Pfandrückgabe ist abgeschlossen und auf das entnehmen des wird gewartet.	Bons
Der betrachtete Automat soll die folgenden Eigenschaften aufweisen:	
• Der Taster zur Pfandausgabe kann erst gedrückt werden, wenn der Automat im Beszustand ist.	etrieb-
\bullet Falls eine Flasche im Betriebszustand eingeführt wird, wird der Bon-Taster ignorier	t.
• Im Endzustand muss der ausgedruckte Bon vom Nutzer genommen werden, und kehrt der Automat zum initialen Zustand zurück. Wenn dies nicht geschieht, bleibt Endzustand.	
B) Entwerfen Sie das Ablaufdiagramm des Automaten entsprechend der vorgegebener forderungen. Als Ausgengswelter henutzen Sie die hinöre Derstellung V = (T. Re)	I
forderungen. Als Ausgangsvektor benutzen Sie die binäre Darstellung $Y=(T,Bo)$. wenden Sie für die Zustandsübergänge nur die relevanten Eingangsvariablen. Nutzen Sie die in Abbildung 7.1 vorgegebene Diagramm-Struktur.	ver-

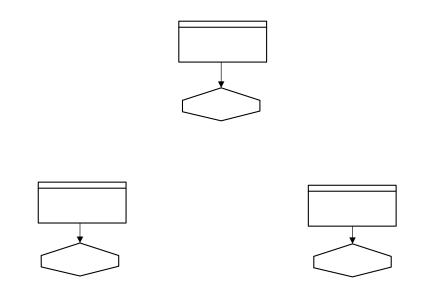


Abbildung 7.1: Ablaufdiagramm des vereinfachten Leergutautomaten

C)	Welchen Typ hat der entworfene Automat? Begründen Sie Ihre Antwort	

Aufgabe 7.2: Realisierung von Automaten mit FlipFlops

A) Der Zustandsautomat aus Tabelle 7.1 soll mit einem T-FlipFlop (mit dem Eingang t_0) für das erste Bit S_0 und einem RS-FlipFlop (mit den Eingängen r_1 und s_1) für das zweite Bit S_1 realisiert werden.

Ergänzen Sie in der Ablauftabelle die fehlenden Ansteuerbits für die Eingänge t_0 , r_1 und s_1 der FlipFlops. Verwenden Sie nach Möglichkeit "don't care" Stellen.

Zustand	Eingabe	Folgezustand	FlipFlop Ansteuerung		
$S^v = (S_0^v, S_1^v)$	$E^v = (E_0^v, E_1^v)$	S^{v+1}	t_0	r_1	s_1
	0,0	0,0			
0,0	0,1	0,1			
	1,0	1,1			
	1,1	0,0			
	0,0	0,0			
0,1	0,1	0,1			
,,,	1,0	0,1			
	1,1	1,0			
	0,0	1,0			
1,0	0,1	0,0			
1,0	1,0	0,0			
	1,1	1,1			
	0,0	1,1			
1,1	0,1	1,0			
,-	1,0	0,1			
	1,1	1,1			

Tabelle 7.1: Ablauftabelle eines unbekannten Zustandsautomaten

B)	Die Ansteuerfunktionen für die FlipFlops sollen nun minimiert werden. Geben Sie mit Hilfe
	der in Abbildung 7.2 vorgegebenen Symmetriediagrammen jeweils eine minimale Ansteuer-
	funktion für die beiden Eingänge t_0 und s_1 an.

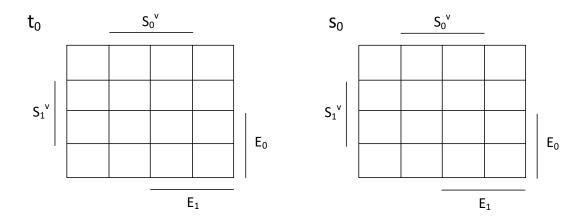


Abbildung 7.2: Symmetriediagramme für Ansteuerfunktionen

Aufgabe 8: CMOS und Gatter

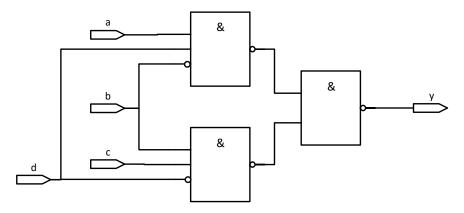


Abbildung 8.1: Logikschaltung mit 4 Eingängen (a, b, c, d) und einem Ausgang (y)

A)	In Abbildung 8.1 ist eine Logikschaltung in Negativlogik $(nand/nor)$ abgebildet. Realisieren	
	Sie dieses Schaltnetz durch eine entsprechende Schaltung aus CMOS-Gattern. Zeichnen Sie	
	die resultierende CMOS-Schaltung.	

В)	Geben Sie die durch die Gatter in Abbildung 8.1 realisierte Schaltfunktion in Positiv-Logik an (nur $und/oder$ Operationen, kein $nand/nor$). Der $nicht$ Operator soll dabei ausschließlich auf einzelne Literale, nicht aber auf die Ergebnisse einer anderen logischen Operation angewendet werden. Lässt sich die Logikschaltung aus der Abbildung noch vereinfachen und mit weniger Hardwareaufwand realisieren?	

ID:

Aufgabe 8.1: Umwandlung von NMOS Logik in CMOS Logik

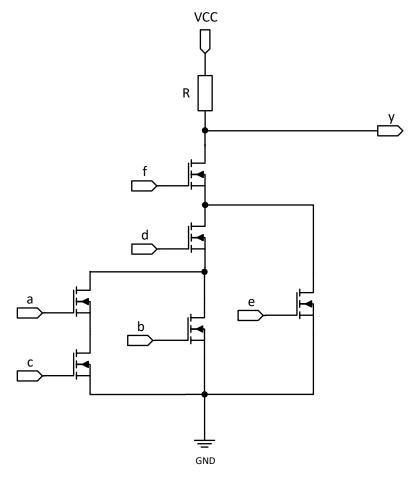
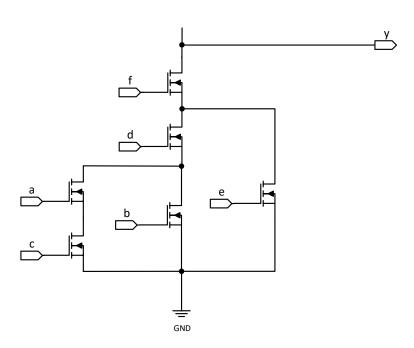


Abbildung 8.2: NMOS-Schaltung mit 6 Eingängen a-f und einem Ausgang y

A)	Abbildung 8.2 zeigt eine Logikschaltung in NMOS Technik. Um die Energieeffizienz zu
	erhöhen, soll daraus eine äquivalente wohldefinierte CMOS-Schaltung entwickelt werden,
	indem der pull-up-Widerstand R durch ein PMOS Schaltnetz ersetzt wird. Warum kann
	dadurch die mittlere Leistungsaufnahme gesenkt werden? (Hinweis: Der Einfachheit halber
	soll von idealen Transistoren ausgegangen werden)

B) Entwickeln Sie nun für die NMOS-Schaltung aus Abbildung 8.2 ein komplementäres PMOS-Schaltnetz. Ermitteln Sie dazu zunächst die pull-down-Funktion G der NMOS-Schaltung und entwickeln sie daraus die pull-up-Schaltfunktion F für das PMOS-Netz. Zeichnen Sie anschließend die zugehörige CMOS-Schaltung unter Verwendung des vorgegebenen Vordrucks.





Zusätzliches Lösungsblatt: