

# Aufgaben zum Tutorium 1

## "Elektronische Schaltungen"

### SS 2015

## Aufgabe 1

Gegeben sei eine Schaltung nach Bild 1.1.

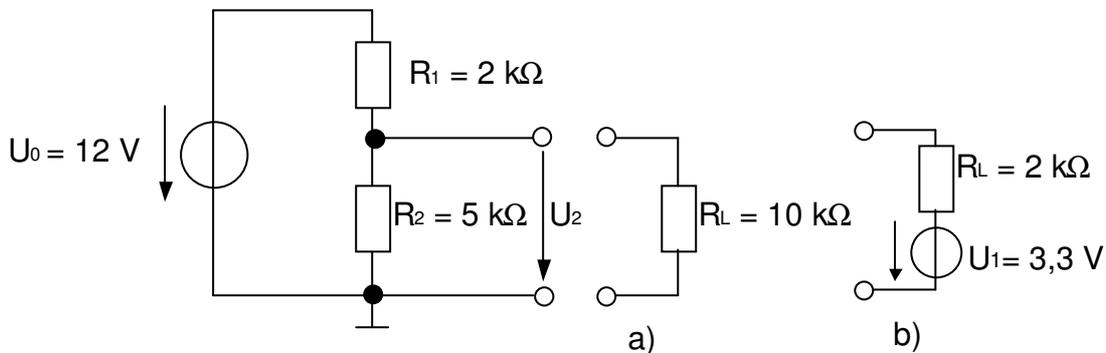


Bild 1.1

- 1.1 Die Schaltung wird im Leerlauf betrieben. Welche Spannung  $U_2$  stellt sich ein?
- 1.2 Parallel zu  $R_2$  wird der Widerstand  $R_L = 10\text{ k}\Omega$  (Fall a) angeschlossen. Welche Spannung  $U_2$  stellt sich jetzt ein?
- 1.3 Parallel zu  $R_2$  wird die Serienschaltung aus dem Widerstand  $R_L = 2\text{ k}\Omega$  und einer Spannungsquelle mit  $U_1 = 3,3\text{ V}$  (Fall b) angeschlossen. Welche Spannung  $U_2$  stellt sich jetzt ein?

## Aufgabe 2

Eine Siliziumdiode wird bei einer Temperatur von  $0^\circ\text{ C}$  betrieben.  
( $k_B = 1,38 \cdot 10^{-23}\text{ Ws / K}$ ,  $e = 1,6 \cdot 10^{-19}\text{ As}$ )

- 2.1 Berechnen Sie die Temperaturspannung  $U_T$  der Diode !
- 2.2 Der Sättigungsstrom der Diode sei  $I_S = 10\text{ nA}$ .  
Bestimmen Sie den Widerstand  $R_D$  und den differentiellen Widerstand  $r_D = dU / dI$  der Diode für die Fälle:  
a)  $U = U_T$       b)  $U = 15 U_T$
- 2.3 **Skizzieren Sie die Strom-Spannungskennlinien der beiden Schaltungen in Bild 2.3a und 2.3b im Durchlass- und im Sperrbereich!**  
(Die eingezeichneten Pfeile geben die positive Zählrichtung an. Die beiden Dioden sind Si-Dioden und die beiden Z-Dioden sind vom Typ ZD 3,3)

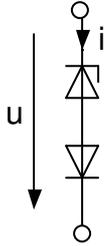


Bild 2.3a

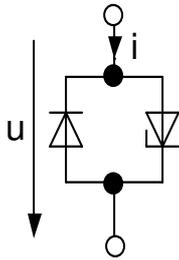
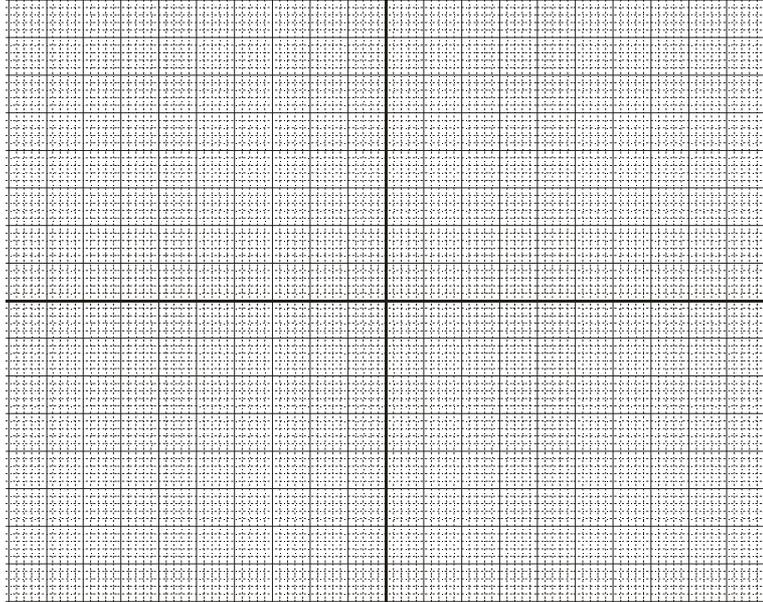
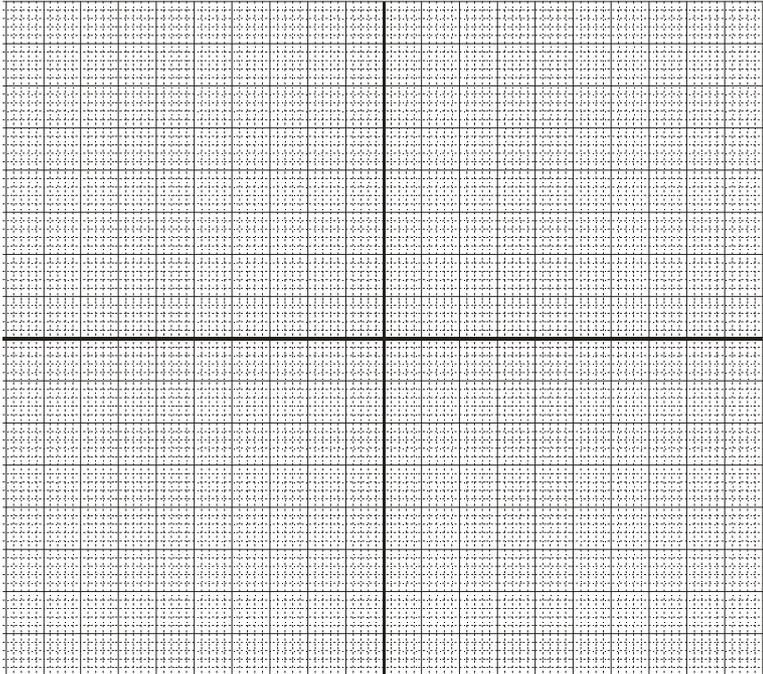


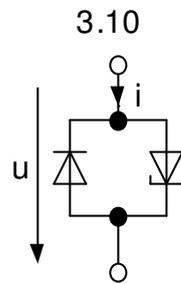
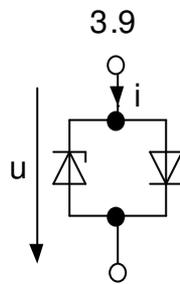
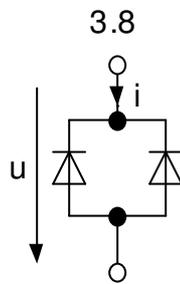
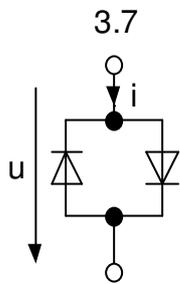
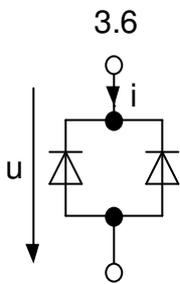
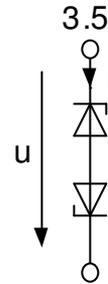
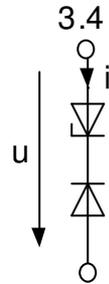
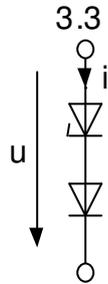
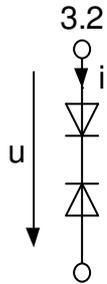
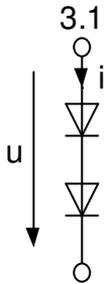
Bild 2.3b



### Aufgabe 3

Skizzieren Sie die idealisierten Strom-Spannungskennlinien der Diodenschaltungen 3.1 bis 3.10 im Durchlass und im Sperrbereich! Geben Sie die Werte der auftretenden Knickspannungen an! Die eingezeichneten Pfeile geben die positive Zählrichtung an.

Die Dioden sind alle Si-Dioden und die Z-Dioden sind alle vom Typ ZD 3,3



## Aufgabe 4

Gegeben ist eine Schaltung zur Spannungsstabilisierung nach Bild 4.1. Die Strom-Spannungs-Kennlinie der Z-Diode für die eingezeichnete Stromrichtung ist in Bild 4.2 dargestellt.

4.1 Bestimmen Sie graphisch den Arbeitspunkt der Z-Diode für den Fall:  $U_0 = 12\text{ V}$ ,

$$R_V = 2\text{ k}\Omega, R_L = \infty !$$

4.2 Welche Werte müssen  $R_V$  und  $R_L$  annehmen, wenn  $U_0 = 12\text{ V}$  und  $I_L = 12\text{ mA}$  sind und der Arbeitspunkt aus 4.1 erhalten bleiben soll?

Welchen Widerstandswert aus der E24-Reihe wählen Sie?

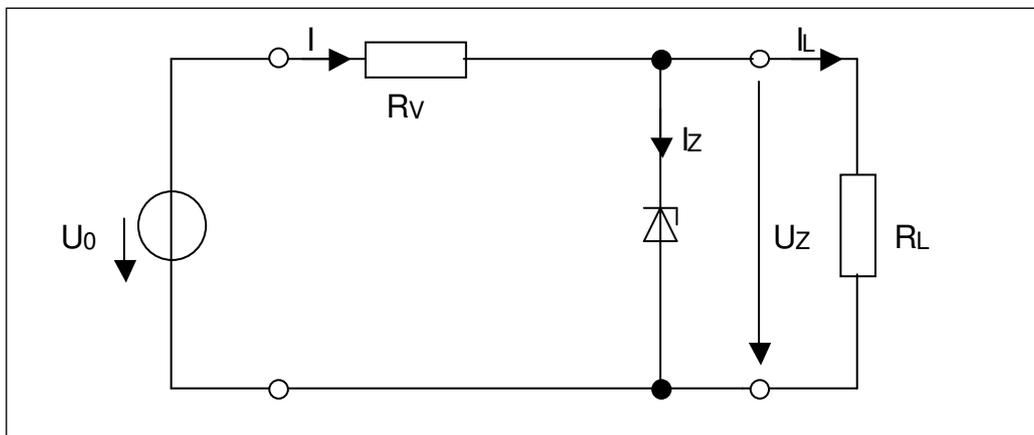


Bild 4.1

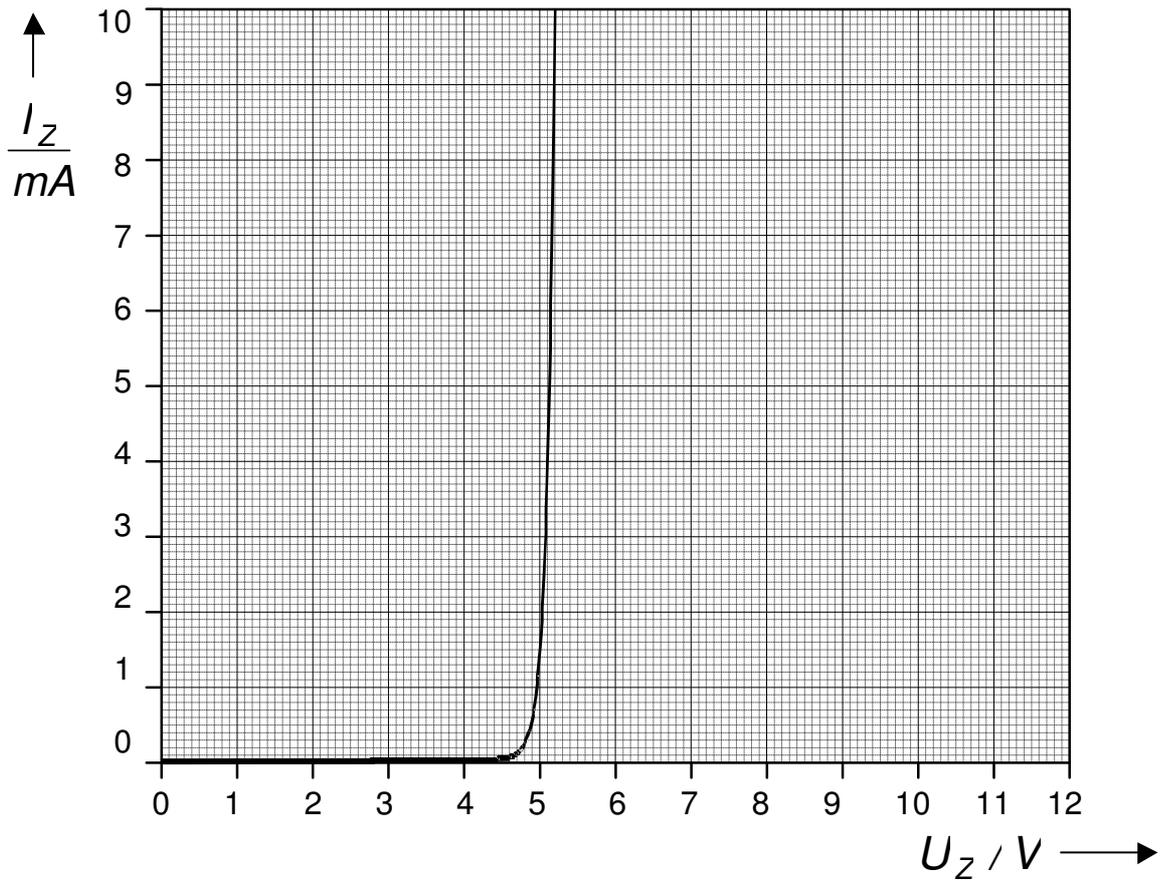


Bild 4.2

### Aufgabe 5

Mit einer Schaltung nach Bild 5.1 soll eine Eingangsspannung  $u_0 = 9\text{ V} + 2\text{ V} \sin \omega t$  stabilisiert werden. Die Z-Diode habe eine Kennlinie nach Bild 5.2 und  $R_V = 620\ \Omega$ .

5.1 Ermitteln Sie zeichnerisch die "Restwelligkeit" der Spannung  $U_Z$ . Ermitteln Sie dazu die Min-Max Spannungswerte und den Arbeitspunkt ohne überlagerte Sinusschwingung.

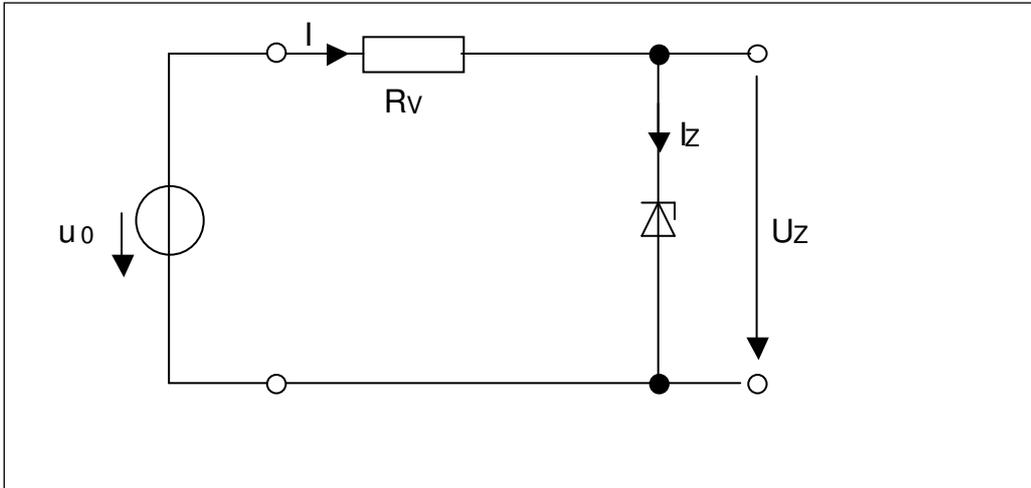


Bild 5.1

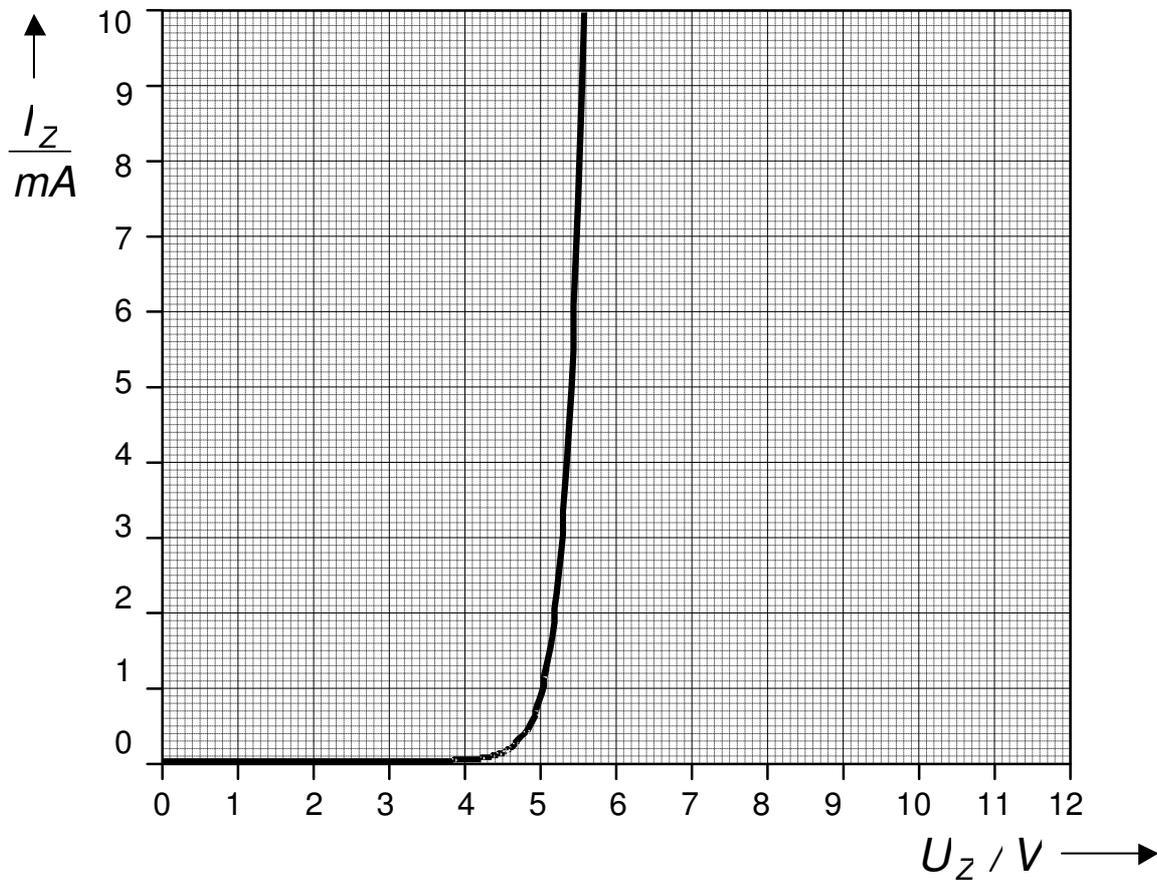


Bild 5.2

## Aufgabe 6

Ihre Aufgabe in einem Unternehmen ist es, eine Lichtschranke mit Hilfe eines infraroten Laserstrahls zu realisieren. Zu diesem Zweck soll eine infrarot Laserdiode mit einer bestimmten Signalfolge an und ausgeschaltet werden. Als Laserquelle wird eine sogenannte VCSEL Laserdiode verwendet, die die unten angegebenen Parameter besitzt.

Laserdioden benötigen einen Schwellstrom. Das bedeutet, dass unterhalb dieses Stroms die Diode kein Laserlicht abgibt. Die optische Leistung ist ab dem Schwellstrom linear proportional zum Diodenstrom.

- 6.1 Entwerfen Sie einen einfachen Schaltplan, der folgenden Betrieb ermöglicht:  
Die Diode soll an einer 10V Quelle betrieben werden und konstant eine optische Leistung von 2 mW abgeben. Orientieren Sie sich zur Arbeitspunktbestimmung an den unten abgebildeten Grafen.
- 6.2 Sie prägen der Diode eine zusätzliche, symmetrische Rechteckspannung auf (direkt über die Diode). Wie groß muss die Spannungsamplitude sein, damit die Diode, die sich im DC-Arbeitspunkt aus a befindet optisch zwischen „An“ und „Aus“ variiert. Die Diode soll nicht unterhalb des Schwellstromes betrieben werden. Wie groß ist die optische Leistung dann im Maximum?

Fig. 1 Typical Power Output vs Forward Current

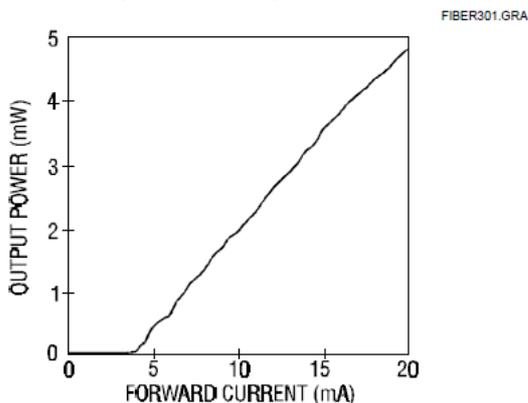


Fig. 2 Typical Threshold Current vs Temperature

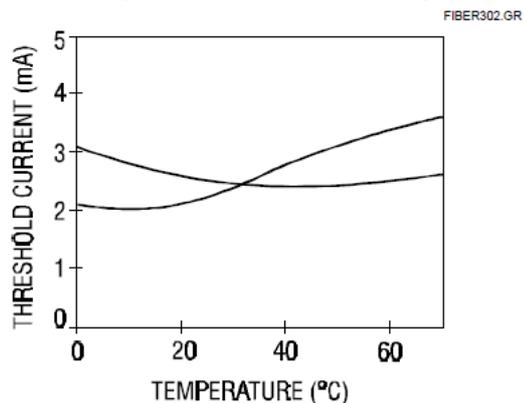


Fig. 3 Typical Spectral Output vs Wavelength

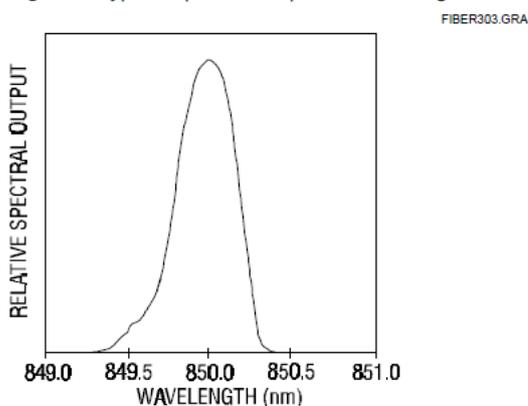
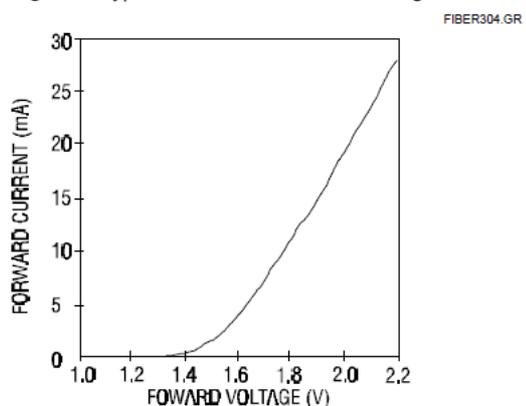


Fig. 4 Typical Current vs Forward Voltage



# HFE4080-32X-XBA

## High Speed Fiber Optic VCSEL

ELECTRO-OPTICAL CHARACTERISTICS (0°C<T<70°C unless otherwise specified)

PARAMETER	SYMBOL	MIN	TYP	MAX	UNITS	TEST CONDITIONS
Output power						
HFE4080-321/XBA	$P_O$	400	800	1000	$\mu$ W	$I_F = 10 \text{ mA}$ <sup>(1)</sup>
		-4.0	-1.0	0.0	dBm	<sup>(1)</sup>
HFE4080-322/XBA	$P_O$	800	1000	1500	$\mu$ W	$I_F = 10 \text{ mA}$ <sup>(1)</sup>
		-1.0	0.0	+1.8	dBm	<sup>(1)</sup>
Threshold current	$I_{TH}$		3.5	6	mA	<sup>(1)</sup>
Slope Efficiency	$\eta$		0.3		mW/mA	$I_F = 10 \text{ mA}$
Forward Voltage	$V_F$		1.75	2.10	V	$I_F = 10 \text{ mA}$
Reverse Breakdown Voltage	BVR	5.0	10.0		V	$I_R = 10 \mu\text{A}$
Peak Wavelength	$\lambda_P$	820	850	860	nm	$I_F = 10 \text{ mA DC}$
Spectral Bandwidth	$\Delta\lambda$		0.5		nm	$I_F = 10 \text{ mA DC}$
Rise and fall time	$t_R, t_F$		100	400	ps	Prebias above threshold, T = 25°C, 10-90%
Analog bandwidth <sup>(2)</sup>						$I_F = 10 \text{ mA DC}$
Analog bandwidth <sup>1</sup>	BW		6		GHz	Small signal sinusoidal modulation
Relative Intensity Noise	RIN		-125	-116	dB/Hz	Measured into 1 GHz noise bandwidth
$I_{TH}$ Temperature Coefficient	$\Delta I_{TH}/\Delta T$	-0.042	0	.042	mA/°C	$I_F = 10 \text{ mA}$
$\eta$ Temperature Coefficient	$\Delta\eta/\Delta T$		-0.001		mW/mA/°C	$I_F = 10 \text{ mA}$
$P_O$ Temperature Coefficient	$\Delta P_O/\Delta T$		0		dB/°C	$I_F = 10 \text{ mA}$
$\lambda_P$ Temperature Coefficient	$\Delta\lambda_P/\Delta T$		0.06		nm/°C	$I_F = 10 \text{ mA}$
$V_F$ Temperature Coefficient	$\Delta V_F/\Delta T$		-0.2		mV/°C	$I_F = 10 \text{ mA}$
Series Resistance	$r_S$		30.0		$\Omega$	DC
Thermal Resistance	$\theta_{JA}$		900		°C/W	

Notes

1. This product is tested with a 50/125 micron fiber.
2. Packaged components are limited by the electrical parasitics of the package.

# Lösungen zum Tutorium 1 in Elektronische Schaltungen

Name:.....Vorname:.....Matr.Nr.:.....

Gruppe:.....

Lösung Aufgabe 1

Lösung Aufgabe 6